

<<汇编语言程序设计>>

图书基本信息

书名：<<汇编语言程序设计>>

13位ISBN编号：9787307094222

10位ISBN编号：7307094223

出版时间：2012-1

出版时间：武汉大学出版社

作者：王先水 等主编

页数：312

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<汇编语言程序设计>>

内容概要

《汇编语言程序设计》以8086/8088CPU的指令系统为主线，系统介绍了汇编语言的基础理论知识和程序设计基本方法。

全书共分8章：第1章介绍基础知识；第2章介绍8086/8088CPU指令系统；第3章介绍汇编语言的基本结构；第4章介绍汇编语言程序设计的基本方法；第5章介绍汇编结构化程序设计方法；第6章介绍输入输出程序设计方法；第7章介绍磁盘文件存取技术；第8章介绍汇编语言与高级语言C++混合编程的基本方法与技巧。

本教材注重程序设计思想与方法的学习，强调结构化与软件工程思想的培养，理论联系实际，以实例引导读者掌握汇编语言程序设计的主要知识点，从而培养读者的思维能力和创新设计能力。

《汇编语言程序设计》特别适应初学者使用，只要具有一门高级语言程序设计基础的读者，都可通过学习本书便能掌握汇编语言程序设计技术。

因此，本书可作为高校计算机及相关专业本科生的教材，同时也可供从事计算机应用与开发的各类人员学习和使用。

<<汇编语言程序设计>>

书籍目录

第1章 基础知识

1.1 汇编语言概述

1.1.1 汇编语言源程序

1.1.2 机器语言

1.1.3 汇编语言

1.1.4 高级语言

1.1.5 三种语言特点比较

1.2 计算机中数和字符的表示

1.2.1 不同进制的数及相互间的转换

1.2.2 BCD码

1.2.3 ASCII码

1.2.4 原码、反码和补码

1.3 Intel 8086 / 8088 CPU的功能结构

1.3.1 8086CPU寄存器组

1.3.2 程序状态字

1.4 Intel 8086 / 8088存储器的组织

1.4.1 存储单元的地址和内容

1.4.2 存储器地址的分段

1.4.3 物理地址的形成

1.4.4 段寄存器的引用

1.4.5 32位微机存储器的管理模式

1.5 Intel 80X86系列微处理器简介

1.5.1 80386微处理器

1.5.2 Pentium微处理器

1.6 外部设备

1.7 本章小结

1.8 本章习题

第2章 8086指令系统

2.1 8086汇编语言指令格式

2.2 操作数及寻址方式

2.2.1 寻址方式概述

2.2.2 寻址方式

2.3 Intel 8086基本指令

2.3.1 数据传送指令

2.3.2 算术运算指令

2.3.3 逻辑运算和移位指令

2.4 本章小结

2.5 本章习题

第3章 汇编语言程序结构

3.1 表达式

3.1.1 常量

3.1.2 数值表达式

3.1.3 变量和标号

3.1.4 地址表达式

3.2 汇编语言常用的伪指令

<<汇编语言程序设计>>

3.2.1 变量定义伪指令

3.2.2 段定义伪指令

3.2.3 假定伪指令ASSUME

3.2.4 置汇编地址计数伪指令ORG

3.2.5 符号定义伪指令LABEL

3.2.6 源程序结束伪指令END

3.3 常用DOS系统功能调用

3.3.1 概述

3.3.2 常用的输入输出系统功能调用

3.3.3 DOS系统功能调用综合举例

3.4 汇编语言程序上机过程

3.4.1 开发环境

3.4.2 上机过程

3.4.3 MASM汇编程序的使用

3.4.4 LINK连接程序的使用

3.4.5 DEBUG程序的使用

3.5 本章小结

3.6 本章习题

3.7 本章实验

实验3.1 汇编语言上机环境及基本操作

实验3.2 汇编语言表达式的计算

第4章 汇编语言程序设计基本方法

4.1 程序设计方法概述

4.2 顺序程序设计

4.3 分支程序设计

4.3.1 转移指令

4.3.2 分支程序设计基本方法

4.3.3 分支程序设计举例

4.4 循环程序设计

4.4.1 循环程序的结构及控制方法

4.4.2 单重循环程序设计

4.4.3 多重循环程序设计

4.5 串处理类指令

4.6 本章小结

4.7 本章习题

4.8 本章实验

实验4.1 顺序程序设计实验

实验4.2 分支程序设计实验

实验4.3 循环程序设计

实验4.4 统计字符出现次数程序设计

第5章 结构化程序设计

5.1 结构化程序设计的步骤和方法

5.2 子程序设计

5.2.1 子程序基本概念

5.2.2 子程序的定义、调用和返回

5.2.3 主程序与子程序的参数传递

5.2.4 嵌套子程序

<<汇编语言程序设计>>

5.2.5 子程序设计举例

5.3 宏汇编

5.3.1 宏的概念

5.3.2 宏的定义与使用

5.3.3 宏调用中的参数

5.3.4 宏库的使用

5.3.5 宏指令与子程序的比较

5.4 模块化程序设计

5.4.1 汇编程序概述

5.4.2 连接程序及连接对程序设计的要求

5.5 本章小结

5.6 本章习题

5.7 本章实验

实验多精度十进制加法程序设计

第6章 输入输出程序设计

6.1 输入输出的基本概念

6.1.1 输入输出端口地址

6.1.2 输入输出指令

6.1.3 数据传送方式

6.2 中断及中断程序设计

6.2.1 中断和中断源

6.2.2 中断优先级

6.2.3 中断响应与中断返回

6.2.4 中断向量及设置

6.2.5 中断程序设计

6.3 BIOS中断调用

6.3.1 BIOS中断调用方法

6.3.2 常用BIOS功能调用

6.4 键盘I/O

6.4.1 键盘中断处理程序

6.4.2 键盘I/O程序

6.5 本章小结

6.6 本章习题

6.7 本章实验

实验 输入输出程序设计

第7章 磁盘文件存取技术

7.1 磁盘文件概述

7.2 文件控制块FCB磁盘存取方式

7.2.1 文件控制块FCB和文件标志

7.2.2 文件顺序存取方式

7.2.3 随机存取方式

7.2.4 随机分块存取方式

7.3 文件代号存取方式

7.3.1 文件代号和错误返回代码

7.3.2 文件代号式写磁盘文件

7.3.3 文件代号式读磁盘文件

7.3.4 移动读写指针

<<汇编语言程序设计>>

7.3.5 文件管理编程应用举例

7.4 本章小结

7.5 本章习题

7.6 本章实验

实验磁盘文件管理程序设计

第8章 汇编语言与C++混合编程及应用

8.1 汇编语言在 Visual C++ 中的应用

8.1.1 嵌入汇编语言指令

8.2 调用汇编语言过程

8.3 使用汇编语言优化C++代码

8.4 使用Visual C++开发汇编语言程序

8.5 汇编语言与C++的混合编程应用

8.6 本章小结

8.7 本章习题

附录A 基本ASCII码表

附录B 8088 / 8086指令系统一览表

附录C 8088 / 8086指令对标志位的影响

附录D 8088 / 8086宏汇编常用伪指令表

附录E DOS功能调用

附录F 常用BIOS功能调用

参考文献

<<汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>