

<<数字逻辑集成电路手册>>

图书基本信息

书名：<<数字逻辑集成电路手册>>

13位ISBN编号：9787502562380

10位ISBN编号：7502562389

出版时间：2005-5

出版单位：化学工业出版社

作者：赵负图

页数：699

字数：1544000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑集成电路手册>>

内容概要

本书系统地介绍了当前世界先进的数字逻辑门、缓冲、驱动、触发、振荡、锁存、寄存器、存储器、计数器、乘除器、多工器、分工器、反相器、比较器、电平转换、总线收发、开关、通用数字逻辑电路等。

对每一个逻辑电路均给出其用途、特点、原理、功能块图、管脚图、技术参数、应用电路等。

本书内容力求全面、系统、实用，可供通信、电子信息、电气、机电控制、计算机领域的设计、开发、生产的工程技术人员使用，也可供高等和中等院校师生参考。

<<数字逻辑集成电路手册>>

书籍目录

第1章 与门/与非门/或门/或非门逻辑电路 1.1 与门逻辑电路 1.2 与非门逻辑电路 1.3 或门逻辑电路
1.4 或非门逻辑电路第2章 异门/同门/缓冲门/反相门/其他门逻辑电路 2.1 异门逻辑电路 2.2
同门/异门逻辑电路 2.3 缓冲门和反相门逻辑电路 2.4 其他门逻辑电路第3章 缓冲器/驱动器逻辑电
路 3.1 单缓冲器/驱动器逻辑电路 3.2 双缓冲器/驱动器逻辑电路 3.3 多缓冲器/变换器/驱动器
逻辑电路 3.4 扇出缓冲器/变换器逻辑电路 3.5 显示、时钟及其他驱动器逻辑电路第4章 触发器逻辑
电路 4.1 J-K触发器逻辑电路 4.2 D型触发器逻辑电路 4.3 史密特触发器逻辑电路第5章 振荡与锁存
逻辑电路 5.1 单稳态多谐振荡器逻辑电路 5.2 晶体振荡器逻辑电路 5.3 锁存逻辑电路第6章 寄存器
逻辑电路 6.1 4位双向移位寄存器逻辑电路 6.2 8位移位寄存器逻辑电路 6.3 4级、8级寄存器逻辑电
路 6.4 18级、64级寄存器逻辑电路第7章 计数器逻辑电路 7.1 二进制计数器逻辑电路 7.2 逐位二进
制计数器逻辑电路 7.3 十进制计数器/除法器逻辑电路 7.4 预置计数器逻辑电路 7.5 增/减计数器
逻辑电路 7.6 同步计数器逻辑电路 7.7 异步计数器逻辑电路第8章 乘除法逻辑电路 8.1 乘法器逻辑
电路 8.2 除法器逻辑电路 8.3 除N计数器逻辑电路 8.4 除法/乘法的PLL逻辑电路第9章 多工器/分
工器/选择器逻辑电路 9.1 多工器逻辑电路 9.2 多工器/分工器逻辑电路 9.3 选择器/分工器逻辑电
路第10章 译码器/分工器/编码器逻辑电路 10.1 译码器逻辑电路 10.2 译码器/分工器逻辑电路 10.3
编码器逻辑电路第11章 反相器、比较器逻辑电路 11.1 单反相器逻辑电路 11.2 六反相器逻辑电路
11.3 4位幅度比较器逻辑电路 11.4 8位幅度比较器逻辑电路第12章 电平转换逻辑电路 12.1 转换电
平至TTL/LVTTL逻辑电路 12.2 转换电平至ECL逻辑电路 12.3 转换电平至LVDS逻辑电路 12.4 转换
电平至PECL逻辑电路 12.5 转换电平至LVPECL逻辑电路 12.6 转换电平至CML(电流型)逻辑电路
12.7 低电平转换器逻辑电路第13章 总线收发器逻辑电路 13.1 四总线收发器逻辑电路 13.2 八总线
收发器逻辑电路 13.3 9位总线收发器逻辑电路 13.4 16位总线收发器逻辑电路 13.5 32位总线收发器
逻辑电路 13.6 RS-232/RS-485/RS-422总线收发器逻辑电路 13.7 通用总线(USB)收发器逻辑电路
13.8 差动接收器逻辑电路 13.9 驱动器/接收器逻辑电路第14章 开关逻辑电路 14.1 通用开关逻辑
电路 14.2 模拟开关逻辑电路 14.3 USB电流开关逻辑电路 14.4 总线开关逻辑电路第15章 通用数字逻
辑电路 15.1 A/D变换器逻辑电路 15.2 D/A变换器逻辑电路 15.3 数字锁相环逻辑电路 15.4 数字电
位器逻辑电路第16章 其他数字逻辑电路 16.1 数字控制逻辑电路 16.2 相位频率检测,奇偶产生逻辑
电路 16.3 接口逻辑电路 16.4 存储器逻辑电路 16.5 串行/并行转换逻辑电路

<<数字逻辑集成电路手册>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>