

<<微型计算机原理及应用>>

图书基本信息

书名：<<微型计算机原理及应用>>

13位ISBN编号：9787502598624

10位ISBN编号：7502598626

出版时间：2007-1

出版时间：化学工业出版社

作者：侯晓霞，王建宇，

页数：283

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<微型计算机原理及应用>>

### 内容概要

本书紧紧围绕微型计算机原理和应用主题，以8086/8088为主线，系统地介绍了16位微型计算机的基本知识、基本组成和体系结构，8086/8088系统中的指令系统、汇编语言及程序设计方法和技巧，存储器的组成和构成方法，常见的可编程接口芯片Intel

8251、Intel 8253、Intel 8237、Intel 8259和Intel

8255基本结构和应用，A/D、D/A转换原理及典型芯片，并对现代微机系统中涉及的总线技术、高速缓存技术、数据传输方法、高性能计算机的体系结构和主要技术作了简要分析。

本书注重理论联系实际、突出实用技术，内容简明扼要、融入作者多年的经验和体会，可作为高等院校非计算机专业本、专科生微机原理或接口技术教材，也可作为工程技术人员学习和应用相关内容的参考材料。

## <<微型计算机原理及应用>>

### 书籍目录

- 1 微型计算机概述
  - 1.1 微机的发展与特点
  - 1.2 微机的组成结构与工作过程
  - 1.3 8086/8088微处理器
  - 1.4 典型时序分析
  - 习题与思考题
  - 本章学习指导
- 2 8086/8088指令系统
  - 2.1 8086/8088寻址方式
  - 2.2 8086/8088 指令系统
  - 习题与思考题
  - 本章学习指导
- 3 汇编语言程序设计
  - 3.1 汇编语言的基本元素
  - 3.2 伪指令
  - 3.3 汇编程序设计
  - 习题与思考题
  - 本章学习指导
- 4 存储器系统
  - 4.1 概述
  - 4.2 读写存储器RAM
  - 4.3 只读存储器ROM
  - 4.4 存储器芯片扩展及其与CPU的连接
  - 4.5 高速缓冲存储器Cache
  - 4.6 虚拟存储器
  - 习题与思考题
  - 本章学习指导
- 5 定时与计数
  - 5.1 概述
  - 5.2 可编程定时器/计数器芯片Intel8253
  - 习题与思考题
  - 本章学习指导
- 6 输入输出控制
  - 6.1 输入输出数据的传输控制方式
  - 6.2 8086/8088的中断操作
  - 6.3 可编程中断控制器Intel 8259A
  - 6.4 可编程DMA控制器Intel 8237A
  - 习题与思考题
  - 本章学习指导
- 7 串并行通信及其接口技术
  - 7.1 CPU与外设之间的数据传输
  - 7.2 可编程并行接口芯片Intel 8255A
  - 7.3 可编程串行接口芯片Intel 8251A
  - 7.4 通用串行接口标准
  - 习题与思考题

## <<微型计算机原理及应用>>

本章学习指导

### 8 总线技术

8.1 总线标准与总线传输

8.2 PC总线

8.3 系统总线

8.4 通信总线

习题与思考题

本章学习指导

### 9 D/A、A/D转换与接口技术

9.1 D/A转换器的工作原理

9.2 数/模转换器芯片 (DAC) 及其接口技术

9.3 模/数转换芯片 (ADC) 及其接口技术

习题与思考题

本章学习指导

### 10 高性能微机技术简介

10.1 流水线技术

10.2 RISC、SIMD简介

10.3 MMX、SSE、SSE2技术

10.4 操作方式和寄存器

10.5 存储管理

10.6 存储保护

习题与思考题

附录 ASCII (美国标准信息交换码) 表

参考文献

<<微型计算机原理及应用>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>