<<VHDL数字系统设计>>

图书基本信息

书名:<<VHDL数字系统设计>>

13位ISBN编号:9787505380202

10位ISBN编号:7505380206

出版时间:2002-10

出版时间:上海外语教育出版社

作者: 左林斯基

页数:323

字数:490000

版权说明:本站所提供下载的PDF图书仅提供预览和简介,请支持正版图书。

更多资源请访问:http://www.tushu007.com

<<VHDL数字系统设计>>

内容概要

本书主要介绍数字系统设计的基本原理。

VHDL是一种设计语言,这种设计语言允许设计人员先对基本的数字电路的特性和结构建模,然后再自动实现高级描述的电路结构。

全书共分12章,主要讨论了电路设计自动工具的使用、CMOS和可编程逻辑技术,布尔代数的原理和组合逻辑设计。

全书通过基本逻辑门模型引入了VHDL,强调了文档化代码的重要性,同时描述了各种建模技术,有限状态机的设计等。

本书适合于学习数字电路课程的学生和相关工程技术人员。

<<VHDL数字系统设计>>

作者简介

作者:(英国)左林斯基

<<VHDL数字系统设计>>

书籍目录

第1章 引言 introduction

第2章 综合逻辑设计 Combinational logic design

第3章 使用VHDL门模型的综合逻辑 Combinational logic using VHDL gate models

第4章 综合构建块 Combinational building blocks

第5章 同步顺序设计 Synchronous sequential design

第6章 VHDL顺序逻辑块模型 VHDL models of sequential logic blocks

第7章 复杂顺序系统 Complex sequential systems

第8章 VHDL模拟 VHDL simulation

第9章 VHDL综合 VHDL synthesis

第10章 测试数字系统 Testing digital systems

第11章 测试设计Design for testability

第12章 异步顺序设计 Aysnchronous sequential design

<<VHDL数字系统设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介,请支持正版图书。

更多资源请访问:http://www.tushu007.com