

<<高速数字设计>>

图书基本信息

书名：<<高速数字设计>>

13位ISBN编号：9787505389786

10位ISBN编号：7505389785

出版时间：2003-08-01

出版时间：电子工业出版社

作者：(美)Howard Johnson Martin Graham

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<高速数字设计>>

内容概要

本书是信号完整性领域的一部经典著作，英文版已经重印到16次。全书结合了数字和模拟电路理论，对高速数字电路系统设计中的信号完整性和EMC方面的问题进行了深入浅出的讨论和研究。其中不仅包括了关于高速数字设计中EMC方面的许多实用信息，而且包括了许多有价值的测试技术。另外，书中详细讨论了涉及信号完整性方面的传输线、时钟偏移和抖动、端接、过孔等问题。

本书通俗易懂，是高速数字设计人员必备的参考书

<<高速数字设计>>

书籍目录

第1章

基础知识 1

Fundamentals

第2章

逻辑门电路的高速特性 37

High-Speed Properties of Logic Gates

第3章

测量技术 83

Meas

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>