

<<数字电子技术基础>>

图书基本信息

书名：<<数字电子技术基础>>

13位ISBN编号：9787508320663

10位ISBN编号：7508320662

出版时间：2005-1

出版时间：中国电力出版社

作者：王树昆

页数：234

字数：351000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术基础>>

内容概要

本书为普通高等教育“十五”规划教材，是依据教育部高等工业学校工科电子技术课程教学领导小组制定的《电子技术基础课程教学基本要求》，并融合了作者在长期教学中积累的经验 and 成果编写而成。

全书共分九章，内容包括：数学逻辑基础、逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、脉冲波形的产生与整形、半导体存储器、可编程逻辑器件、数/模和模/数转换器。

为配合正文的学习，书中每章均附有内容提要、本章小结、复习思考题和习题，以便于组织教学和自学。

本书主要作为普通高等学校电气信息类、电子信息类各专业的本科教材，也可作为专科、高职及函授教材和相关专业工程技术人员的参考用书。

<<数字电子技术基础>>

书籍目录

序前言第一章 数字逻辑基础 1.1 概述 1.2 逻辑代数 1.3 逻辑函数的表示方法及其相互转换 1.4 逻辑函数的代数变换与化简法 1.5 逻辑函数的卡诺图化简法 本章小结 习题第二章 集成逻辑门电路 2.1 概述 2.2 半导体二极管、三极管和MOS管的开关特性 2.3 分立元器件逻辑门电路 2.4 TTL集成逻辑门电路 2.5 CMOS集成逻辑门电路 本章小结 习题第三章 组合逻辑电路 3.1 概述 3.2 组合逻辑电路的分析和设计方法 3.3 常用组合逻辑电路 3.4 组合逻辑电路中的竞争冒险 本章小结 习题第四章 触发器 4.1 概述 4.2 基本RS触发器 4.3 钟控触发器 4.4 主从触发器 4.5 边沿触发器 4.6 触发器逻辑功能的转换 本章小结 习题第五章 时序逻辑电路第六章 脉冲波形的产生与整形第七章 半导体存储器第八章 可编程逻辑器件第九章 数/模和模/数转换器

<<数字电子技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>