

<<数字逻辑设计与数字电路实验技术>>

图书基本信息

书名：<<数字逻辑设计与数字电路实验技术>>

13位ISBN编号：9787508419015

10位ISBN编号：7508419014

出版时间：2003-12-01

出版时间：中国水利水电出版社

作者：包亚萍

页数：95

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑设计与数字电路实验技术>>

内容概要

本书内容主要包括：数字集成电路基本知识、数字系统的设计、数字逻辑与数字电路基本实验、综合实验系统及常用数字芯片。

除了详细介绍传统的数字电路的基本知识、实验方法以外，本书又适当引入了大规模可编程器件及其开发软件应用方面的内容，以便使学生初步了解当前先进的电子设计自动化技术，并把先进技术引入实践教学环节。

本书可作为大学本科和专科院校计算机、电子、通信工程类等专业的实验教材，也可供从事相关专业的工程技术人员参考。

书籍目录

前言第1章 数字集成电路 1 知识简介 1.1 数字集成电路识别 1.2 TTL与CMOS集成电路使用规则 2 数字集成电路测量技术 2.1 集成逻辑门电路 2.2 组合逻辑集成电路 2.3 时序逻辑集成电路 2.4 脉冲波形的产生与整形 2.5 A/D、D/A转换器及其应用 2.6 存储器 2.7 现场可编程逻辑门阵弄FPGA 3 VHDL语言及数字系统的计算机辅助设计 3.1 VHDL语言 3.2 数字系统的计算机辅助设放第2章 数字实验 1 基础实验 实验一 双踪示波器的使用及脉冲参数测量 实验二 基本门电路的逻辑功能及参数测量 实验三 集电极开路门和三态门的功能及应用 实验四 用小规模集成电路设计组合逻辑电路 实验五 半加器和全加器 实验六 数据编码器、译码器和数值比较器 实验七 集成触发器及其应用 实验八 集成触发器及其应用 实验九 寄存器及其应用 实验十 随机存储器的应用和扩展 实验十一 脉冲产生与整形电路 实验十二 555集成定时器及其典型应用 实验十三 集成D/A和A/D转换器的应用 2 综合实验 实验一 抢答电路设计实验 实验二 电子秒表的设计实验 实验三 数字计数器的软件仿真、硬件测试第3章 课程设计 课题一 汽车尾灯控制电路 课题二 数字温度计 课题三 电梯控制电路设计附录 附录一 数字电路实验系统NB-3的使用 附录二 示波器的使用 附录三 实验注意事项及故障的排除 附录四 对实验报告的要求 附录五 GW48系统使用注意事项及相关图表 附录六 常用集成电路型号及引脚图参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>