

<<电子技术基础数字部分全程学习>>

图书基本信息

书名：<<电子技术基础数字部分全程学习指导与习题精解>>

13位ISBN编号：9787553300269

10位ISBN编号：7553300268

出版时间：2012-9

出版时间：南京出版社

作者：石会

页数：295

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<电子技术基础数字部分全程学习>>

内容概要

《电子技术基础数字部分全程学习指导与习题精解（适合高教五版）》是本科生学习电子技术基础（数字部分）课程的辅导材料，可与康华光主编的《电子技术基础数字部分》（第五版）配套使用，也可作为硕士研究生入学考试的复习参考资料，旨在帮助学生更好地掌握数字电子技术基础课程所涉及的基本概念、基本电路和基本分析方法。

本书每章内容均分为知识点归纳、习题全解和经典习题与全真考题详解三个部分。

其中，“知识点归纳”简述该章要点、重点和难点，以便帮助读者抓住要旨，建立整体概念；“习题全解”对该章习题作了全面解析，力图从解题思路、解题方法和解题步骤等方面予以指导，以期使读者提高解题的能力和效率；“经典习题与全真考题详解”精选有代表性、测试价值高的题目，以检验学习效果，提高应试水平。

书籍目录

第1章 数字逻辑概述知识点归纳1.1 常用数制之间的转换1.2 带符号二进制数的表示法及运算1.3 常用的编码1.4 逻辑运算1.5 逻辑函数的表示方法习题全解经典习题与全真考题详解第2章 逻辑代数与硬件描述语言基础知识点归纳2.1 逻辑代数基础2.2 逻辑函数的化简2.3 硬件描述语言Verilog HDL习题全解经典习题与全真考题详解第3章 逻辑门电路知识点归纳3.1 MOS逻辑门电路3.2 TTL逻辑门电路3.3 射极耦合逻辑门电路3.4 砷化镓逻辑门电路3.5 逻辑描述中的几个问题3.6 逻辑门电路使用中的几个实际问题3.7 用Verilog HDL描述逻辑门电路习题全解经典习题与全真考题详解第4章 组合逻辑电路知识点归纳4.1 组合逻辑电路的分析4.2 组合逻辑电路的设计4.3 组合逻辑电路中的竞争冒险4.4 若干典型的组合逻辑集成电路4.5 组合可编程逻辑器件4.6 用Verilog HDL描述组合逻辑电路习题全解经典习题与全真考题详解第5章 锁存器和触发器知识点归纳5.1 双稳态存储单元电路5.2 锁存器5.3 触发器的电路结构和工作原理5.4 触发器的逻辑功能5.5 用Verilog HDL描述锁存器和触发器习题全解经典习题与全真考题详解第6章 时序逻辑电路知识点归纳6.1 时序逻辑电路的基本概念6.2 同步时序逻辑电路的分析6.3 同步时序逻辑电路的设计6.4 异步时序逻辑电路的分析6.5 若干典型的时序逻辑集成电路6.6 用Verilog HDL描述时序逻辑电路6.7 时序可编程逻辑器件习题全解经典习题与全真考题详解第7章 存储器、复杂可编程器件和现场可编程门阵列知识点归纳7.1 存储器的特点和分类7.2 只读存储器ROM7.3 高密度PLD: CPLD和FPGA习题全解经典习题与全真考题详解第8章 脉冲波形的变换与产生知识点归纳8.1 几种脉冲电路的基本特点8.2 555定时器及应用8.3 脉冲电路的分析习题全解经典习题与全真考题详解第9章 数模和模数转换器知识点归纳9.1 D/A转换器9.2 A/D转换器习题全解经典习题与全真考题详解第10章 数字系统设计基础知识点归纳10.1 数字系统的基本概念10.2 算法状态机10.3 寄存器传输语言(RTL)习题全解

<<电子技术基础数字部分全程学习>>

编辑推荐

《电子技术基础数字部分全程学习指导与习题精解（适合高教五版）》全面把握教材内容，有效提高学习成绩，注重对教材知识点的梳理，注重对课后习题的讲解，注重对考点训练的设计，力图帮助读者拓展知识，发散思维，点拨思路，触类旁通，有效提高学习效率，着力减轻学业负担，全面强化应试能力。

既为专业课程学习提供同步辅导，又为考研复习提供实际帮助。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>