

<<数字电子技术及应用>>

图书基本信息

书名：<<数字电子技术及应用>>

13位ISBN编号：9787560535760

10位ISBN编号：7560535763

出版时间：2010-8

出版时间：西安交通大学出版社

作者：张仁霖 主编

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字电子技术及应用>>

### 内容概要

本书系统地介绍了数字电子技术及其应用。

全书共12章，内容包括逻辑代数基础、集成逻辑门电路、组合逻辑电路的分析和设计、常用组合逻辑器件及其应用、触发器及其应用、时序逻辑电路的分析和设计、常用时序逻辑器件及其应用、脉冲波形的产生与变换电路、D/A转换电路、A/D转换电路、可编程逻辑器件、Multisim2001电路设计仿真入门与仿真应用。

书中通过适量的项目设计实例，加深了读者对基本概念和基本电路工作原理的理解。

书中提供了一些常用的数字集成电路型号及功能，以供参考。

本书知识结构合理，适应面广，实用性强，可作为高等职业院校电子与信息类专业及其相近专业的专业理论课教材，还可作为相关工程技术人员的参考用书。

## &lt;&lt;数字电子技术及应用&gt;&gt;

## 书籍目录

第1章 逻辑代数基础	1.1 数制和码制	1.1.1 数制	1.1.2 不同数制间的相互转换	1.1.3 码制
1.2 逻辑代数的基本概念、公式和定理	1.2.1 三种基本逻辑关系	1.2.2 逻辑代数的基本公式	1.2.3 逻辑代数的基本定律	1.2.4 逻辑代数的基本运算规则
1.3 逻辑函数表示方法及其相互转换	1.3.1 逻辑函数表示方法	1.3.2 逻辑函数表示方法的相互转换	1.4 逻辑函数的化简	1.4.1 逻辑函数化简的意义及其最简形式
1.4.2 逻辑函数的公式化简法	1.4.3 逻辑函数的卡诺图化简法	1.4.4 具有约束项的逻辑函数的化简	本章小结	习题第2章
集成逻辑门电路	2.1 TTL集成门电路	2.1.1 分立元件门电路	2.1.2 TTL集成门电路	2.1.3 常用TTL门电路芯片
2.1.4 其他类型的TTL门电路	2.2 CMOS集成门电路	2.2.1 CMOS门电路	2.2.2 常用CMOS门电路简介	2.3 集成逻辑电路的接口电路
本章小结	习题第3章	组合逻辑电路的分析与设计	3.1 组合逻辑电路概述	3.2 组合逻辑电路的分析
3.2.1 组合逻辑电路的分析步骤	3.2.2 组合逻辑电路的分析举例	3.3 组合逻辑电路的设计	3.3.1 组合逻辑电路的设计步骤	3.3.2 组合逻辑电路的设计举例
3.4 组合逻辑电路中的竞争冒险	3.4.1 产生竞争冒险的原因	3.4.2 竞争与冒险的识别	3.4.3 消除竞争冒险的方法	3.5 项目设计实例
3.5.1 实例1——简易密码锁电路的设计	3.5.2 实例2——数字逻辑信号测试笔的设计	本章小结	习题第4章	常用组合逻辑器件及其应用
4.1 编码器	4.1.1 二进制优先编码器	4.1.2 二-十进制优先编码器	4.1.3 字符编码器	4.1.4 编码器的应用
4.2 译码器	4.2.1 二进制译码器	4.2.2 二-十进制译码器	4.2.3 显示译码器	4.2.4 译码器的应用
4.3 数据选择器	4.3.1 集成双4选1数据选择器	4.3.2 集成8选1数据选择器	4.3.3 数据选择器的应用	4.4 数据分配器
4.4.1 集成1路-4路数据分配器	4.4.2 集成1路-8路数据分配器	.....	第5章	触发器及其应用
第6章	时序逻辑电路的分析与设计	第7章	常用时序逻辑器件及其应用	第8章
脉冲波形的产生与变换电路	第9章	数/模转换电路	第10章	模/数转换电路
第11章	可编程逻辑器件	第12章	Multisim2001 电路设计仿真入门与仿真应用	附录参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>