第一图书网, tushu007.com

# <<数字电子技术>>

## 图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787560602318

10位ISBN编号：7560602312

出版时间：2002-5

出版时间：西安电子科技大学出版

作者：江晓安

页数：235

字数：358000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

## 内容概要

本书内容包括数制与代码；基本逻辑运算及集成逻辑门；布尔代数与逻辑函数化简；组合逻辑电路；触发器；时序逻辑电路；脉冲波形的产生与变换；数/模与模/数转换；半导体存储器和可编程器件，共九章，每章均有例题和练习题。
本书配有由西安电子科技大学出版社出版的《数字电子技术学习指导与题解》，可供读者学习时使用。
本书与《线性电子电路》配套使用。
学时数为54学时左右（不含实验）。
　编者积40多年的教学经验，综合有关专业的大纲要求，尽力写出适应面较宽的教材。
本教材适用于高等工科院校有关专业本科生、高职高专学生以及自学考试、夜大、函大学生，也可供从事电子技术方面的工程技术人员学习参考。

# <<数字电子技术>>

## 书籍目录

第一章 数制与代码　1.1 进位计数制　1.1.1 进位计数制的基本概念　1.1.2 常用进位计数制　1.2 数制转换　1.2.1 非十进制数转换成十进制数　1.2.2 十进制数转换成其它进制数　1.2.3 二进制数转换成八进制数或十六进制数　1.2.4 八进制数或十六进制数转换成二进制数　1.3 常用代码　1.3.1 二-十进制码（BCD码）　1.3.2 可靠性代码　1.3.3 字符代码　练习题第二章 基本逻辑运算及集成逻辑门　2.1 基本逻辑运算　2.1.1 与逻辑（与运算、逻辑乘）　2.1.2 或逻辑（或运算、逻辑加）　2.1.3 非逻辑（非运算、逻辑反）　2.2 常用复合逻辑　2.2.1“ 与非 ”逻辑　2.2.2“ 或非 ”逻辑　2.2.3“ 与或非 ”逻辑　2.2.4“ 异或 ”逻辑及“ 同或 ”逻辑　2.3 正负逻辑　2.3.1 正负逻辑　2.3.2 逻辑运算的优先级别　2.3.3 逻辑运算的完备性　2.4 集成逻辑门　2.4.1 TTL与非门　2.4.2 OC门和三态门　2.4.3 MOS集成逻辑门　2.4.4 集成逻辑门使用中的实际问题　练习题第三章 布尔代数与逻辑函数化简　3.1 基本公式和法则　3.1.1 基本公式　3.1.2 基本法则　3.1.3 基本公式应用　3.2 逻辑函数的代数法化简　3.2.1 逻辑函数与逻辑图　3.2.2 逻辑函数化简的原则　3.2.3 与或逻辑函数的化简　3.3 卡诺图化简　3.3.1 卡诺图化简的基本原理　3.3.2 逻辑函数的标准式——最小项　3.3.3 卡诺图的结构　3.3.4 逻辑函数的卡诺图表示法　3.3.5 相邻最小项合并规律　3.3.6 与或逻辑化简　3.3.7 其它逻辑形式的化简　3.3.8 无关项及无关项的应用　3.3.9 输入只有原变量没有反变量的逻辑函数化简　3.3.10 多输出函数的化简　练习题 第四章 组合逻辑电路　4.1 组合逻辑电路的分析　4.2 组合逻辑电路的设计　4.3 常用中规模组合逻辑部件的原理和应用　4.3.1 半加器与全加器　4.3.2 编码器与译码器　4.3.3 数据选择器及多路分配器　4.3.4 数字比较器　4.4 组合逻辑电路中的竞争与冒险　4.4.1 竞争现象　4.4.2 冒险现象　4.4.3 冒险现象的判别　4.4.4 冒险现象的消除　练习题第五章 触发器　5.1 时序电路概述　5.1.1 时序电路特点　5.1.2 时序电路分类……第六章 时序逻辑电路 第七章 脉冲波形的产生与变换 第八章 数/模与模/数转换 第九章 半导体存储器和可编程逻辑器件 附录一 常用逻辑符号对照表 附录二 数字集成电路的型号命名法参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com