

<<微型计算机原理与应用>>

图书基本信息

书名：<<微型计算机原理与应用>>

13位ISBN编号：9787560603346

10位ISBN编号：7560603343

出版时间：1994-5

出版时间：西安电子

作者：王永山 等著

页数：347

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微型计算机原理与应用>>

内容概要

《高等学校教材：微型计算机原理与应用·以IBM PC系列机为例》是为电子工程等专业学生“微型计算机原理与应用”课程编写的教材。

为适应课程内容更新的需要，本书以8086 / 8088微处理器和IBMPC系列机为例讨论16位微型机。全书共七章，讨论了计算机中数据和信息的表示方法，微处理器组成原理和如何以微处理器为核心组成微机系统的方法，汇编语言程序设计技术和输入输出接口技术等问题。

《微型计算机原理与应用--以IBMPC系列机为例（高等学校教材）》在内容选择、次序安排和叙述方式等多方面，都突出地体现了编者的指导思想：面向教学和面向应用相结合，既便于学生自学，又能直接指导应用。

《高等学校教材：微型计算机原理与应用·以IBM PC系列机为例》也可作从事微机软件开发工作的科技人员的参考用书。

书籍目录

第一章 微型计算机系统概述1.1 微型计算机系统的组成和工作方法1.1.1 微型计算机系统的硬件和基本工作方法1.1.2 如何理解软件是微型计算机系统的组成部分1.2 磁盘操作系统DoS的基本功能1.2.1 磁盘结构和文件介绍1.2.2 DOS的基本功能和常用命令第二章 计算机中的数制和码制2.1 数和数制2.1.1 各种数制及其多项式表示法2.1.2 各种数制的相互转换2.1.3 二进制数的算术运算2.1.4 二进制数的逻辑运算2.2 有符号二进制数的表示方法及溢出问题2.2.1 有符号二进制数的表示方法2.2.2 有符号数运算时的溢出问题2.3 定点数和浮点数2.3.1 定点法2.3.2 浮点法2.4 二进制编码的十进制数(BCD编码)2.4.1 8421BCD码2.4.2 BCD码的加减运算2.5 ASCII字符代码习题第三章 微机系统中的微处理器3.1 微处理器的一般结构3.1.1 微处理器的内部结构3.1.2 微处理器的外部结构3.2 8086 / 8088微处理器的功能结构3.3 8086 / 8088的寄存器结构3.3.1 通用寄存器组3.3.2 段寄存器组3.3.3 控制寄存器组3.4 8086 / 8088存贮器组织3.4.1 存贮器地址空间和数据存贮格式3.4.2 存贮器的分段和物理地址的形成3.4.3 信息的分段存贮与段寄存器的关系3.5 8086 / 8088的I/O组织3.6 8086 / 8088寻址方式和指令编码格式3.6.1 寻址方式3.6.2 指令编码格式习题第四章 汇编语言程序设计基本方法4.1 汇编语言基础4.1.1 汇编语言与机器语言4.1.2 汇编语言中语句的组成4.1.3 汇编语言中的常数与表达式4.1.4 标号、变量及伪指令4.1.5 属性操作符及表达式4.2 8086 / 8088指令系统4.2.1 数据传送类指令4.2.2 算术运算类指令4.2.3 逻辑运算类指令4.2.4 移位指令和循环移位指令4.2.5 处理器控制指令与标志处理指令4.3 汇编语言程序设计的基本方法4.3.1 汇编语言程序设计的基本步骤4.3.2 IBMPC汇编语言源程序的完整结构及伪指令4.3.3 顺序程序4.3.4 分支程序4.3.5 循环程序4.3.6 子程序及过程定义4.3.7 DOS系统功能调用4.3.8 字符串处理4.3.9 宏指令4.4 汇编语言程序的多模块程序设计4.4.1 多模块之间段的连接4.4.2 模块之间的交叉访问4.5 汇编语言程序的调试4.5.1 编辑、汇编与连接4.5.2 程序的调试习题第五章 系统总线结构和时序5.1 8086 / 8088系统总线结构5.1.1 两种工作方式公用引脚定义5.1.2 最小方式下引脚定义和系统总线结构5.1.3 最大方式下引脚定义和系统总线结构5.2 8086 / 8088系统总线时序5.2.1 最小方式系统总线周期时序5.2.2 最大方式系统总线周期时序习题第六章 半导体存贮器6.1 概述6.1.1 存贮器的分类6.1.2 存贮器的性能指标6.2 读写存贮器RAM6.2.1 静态RAM6.2.2 动态RAM6.3 只读存贮器ROM6.3.1 掩模只读存贮器ROM6.3.2 可编程只读存贮器PROM6.3.3 可擦可编程只读存贮器EPROM习题第七章 输入输出接口技术7.1 输入输出接口基础7.1.1 输入输出的基本方式7.1.2 输入输出接口的基本结构7.1.3 I/O指令需要的接口逻辑和I/O端口地址分配7.2 中断系统7.2.1 8088 / 8086的中断功能7.2.2 IBMPC / XT系统的外中断和中断控制器82597.2.3 中断系统的应用方法7.3 并行接口7.3.1 IBMPC / XT并行打印接口7.3.2 常用并行接口芯片8255A7.3.3 IBMPC / XT系统中8255A的应用7.4 串行异步通信接口7.4.1 RS232C和UART7.4.2 8250和IBMPC的RS232C编程7.5 定时 / 计数器8253 / 82547.5.1 8253 / 8254的功能和编程7.5.2 IBMPC系统中的82537.6 用B10S调用对显示器编程和用DOS调用对磁盘编程7.6.1 用B10S调用对显示器编程7.6.2 用DoS功能调用对磁盘编程习题附录附录A MS-DOS命令简表附录B ASCII编码表附录C 上机实习题附录D 行编辑程序EDLIN的使用附录E 宏汇编MASM的使用附录F 连接程序LINK的使用附录G 调试程序DEBUG的使用参考文献

<<微型计算机原理与应用>>

编辑推荐

《高等学校教材：微型计算机原理与应用·以IBM PC系列机为例》以8086 / 8088微处理器和IBMPC系列机为例讨论16位微型机。

《高等学校教材：微型计算机原理与应用·以IBM PC系列机为例》可作从事微机软硬件开发工作的科技人员的参考用书。

<<微型计算机原理与应用>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>