

<<数字电路基础>>

图书基本信息

书名：<<数字电路基础>>

13位ISBN编号：9787560608389

10位ISBN编号：7560608388

出版时间：2006-1

出版时间：西安电子科技大学出版社

作者：魏昌洲

页数：293

字数：446000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路基础>>

内容概要

全书共分七章，主要内容包括：数字电路基础知识、集成逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、可编程逻辑器件、数/模与模/数转换器。

书中，通过适量的例题加深了读者对基本概念和基本电路工作原理的理解。

每章末都有小结，并安排了一定量的思考题和习题。

书中提供了一些常用的数字集成电路型号及功能，供读者参考。

本书可作为中等职业技术学校电子信息类专业的教材。

各章的教学时数仅供参考，可根据不同专业作适当调整。

<<数字电路基础>>

书籍目录

第一章 数字电路基础知识 1-1 概述 1-2 晶体管的开关特性 1-3 反相器 1-4 数制与BCD码
1-5 逻辑代数 1-6 逻辑函数的化简 本章小结 思考题和习题第二章 集成逻辑门电路 2-1
TTL与非门 2-2 TTL与非门的改进 2-3 其他类型TTL门电路 2-4 MOS门电路 2-5 TTL
和CMOS门使用注意事项 2-6 电平转换电路——接口 本章小结 思考题和习题 第三章 组合逻辑电路 3-1 组合逻辑电路的分析和设计方法 3-2 编码器 3-3 译码器 3-4 数据选择器和数据分配器 3-5 基本运算电路 3-6 组合逻辑电路中的竞争冒险 本章小结 思考题和习题 第四章 触发器 4-1 触发器的功能描述及分类 4-2 基本RS触发器 4-3 时钟同步的触发器 4-4 主从触发器 4-5 边沿触发器 4-6 TTL负边沿JK触发器 4-7 MOS触发器 4-8 不同类型触发器之间的转换 4-9 使用触发器注意事项及应用实例 本章小结 思考题和习题第五章 时序逻辑电路 5-1 时序电路概述 5-2 同步计数器 5-3 异步计数器 5-4 计数器的应用 5-5 寄存器和移位寄存器 本章小结 思考题和习题 第六章 可编程逻辑器件 6-1 只读存储器(ROM) 6-2 可编程逻辑阵列(PLA) 6-3 随机存取存储器(RAM) 6-4 顺序存取存储器(SAM) 本章小结 思考题和习题 第七章 数/模与模/数转换器 7-1 概述 7-2 数/模转换器(DAC) 7-3 模/数转换器(ADC) 本章小结 思考题和习题参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>