

<<可编程逻辑器件原理开发与应用>>

图书基本信息

书名：<<可编程逻辑器件原理开发与应用>>

13位ISBN编号：9787560609003

10位ISBN编号：7560609007

出版时间：2001-4-1

出版时间：西安电子科技大学出版社

作者：赵曙光,郭万有,杨颂华

页数：417

字数：636000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<可编程逻辑器件原理开发与应用>>

### 内容概要

本书内容包括：可编程逻辑器件的基础知识；Altera公司新型可编程逻辑器件的架构、特点和原理，及其基于开发工具MAX+ plus 和Quartus 的开发方法；Lattice公司新型可编程逻辑器件的架构、特点和原理，及其开发工具ispLEVER的使用详解；硬件描述语言VHDL的语法要点、设计方法与实例。

本书内容全面，取材新颖，注重基础，既可作为电类各专业的本科生、研究生教材，又可作为相关专业工程技术人员的自学参考书。

## &lt;&lt;可编程逻辑器件原理开发与应用&gt;&gt;

## 书籍目录

第1章 可编程逻辑器件的基本原理 1.1 可编程逻辑器件和EDA技术发展概况 1.1.1 可编程逻辑器件的发展概况 1.1.2 EDA技术发展概况 1.2 可编程逻辑器件的分类 1.2.1 按集成密度分类 1.2.2 按编程方式分类 1.2.3 按结构特点分类 1.3 阵列型可编程逻辑器件 1.3.1 简单PLD的基本结构 1.3.2 EPLD和CPLD的基本结构 1.4 现场可编程门阵列 (FPGA) 1.4.1 FPGA的分类 1.4.2 FPGA的基本结构

第2章 可编程逻辑器件的设计 2.1 可编程逻辑器件的设计流程 2.1.1 设计准备 2.1.2 设计输入 2.1.3 设计处理 2.1.4 设计校验 2.1.5 器件编程 2.2 在系统可编程技术 2.2.1 在系统编程的基本原理 2.2.2 在系统编程方法 2.2.3 在系统可编程技术的优越性 2.3 边界扫描技术

第3章 Altera可编程逻辑系列器件 3.1 概述 3.2 MAX架构及器件系列 3.2.1 概述 3.2.2 MAX 7000系列器件概述 3.2.3 MAX 7000系列器件结构 3.2.4 MAX 7000系列器件配置要点 3.3 MAX 系列器件简介 3.4 FLEX架构及器件系列 3.4.1 概述 3.4.2 FLEX 10K系列器件概述 3.4.3 FLEX 10K系列器件结构 3.4.4 FLEX 10K系列器件特性与设定 3.5 APEX架构及器件系列 3.5.1 概述 3.5.2 APEX 20K 系列器件概述 3.5.3 APEX 20K系列器件结构 3.6 Cyclone架构及器件系列简介 3.6.1 Cyclone器件系列简介 3.6.2 Cyclone 器件系列简介 3.7 Stratix架构及器件系列简介 3.7.1 Stratix器件系列简介 3.7.2 Stratix 器件系列简介 3.8 Stratix GX架构及器件系列简介 3.8.1 Stratix GX器件系列简介 3.8.2 Stratix GX器件系列简介

第4章 Altera可编程逻辑器件开发软件 4.1 综述 4.2 MAX+plus 基本操作 4.2.1 设计环境与设计方法 4.2.2 设计输入 4.2.3 设计项目的处理 4.2.4 设计项目的验证 4.2.5 器件编程 4.3 进一步掌握MAX+plus 4.3.1 使用MAX+plus 符号库 4.3.2 创建用户符号库 4.3.3 使用波形编辑器设计项目 4.3.4 编译控制 4.3.5 器件编程与配置 4.4 AHDL硬件描述语言 4.4.1 AHDL简介 .....

第5章 Lattice新型可编程逻辑器件第6章 Lattice可编程逻辑器件开发软件第7章 硬件描述语言VHDL初步附录 ISPB-99系列CPLD实验套件简介 参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>