第一图书网, tushu007.com

<<可编程模拟器件原理、开发及应用>>

图书基本信息

书名：<<可编程模拟器件原理、开发及应用>>

13位ISBN编号：9787560610924

10位ISBN编号：7560610927

出版时间：2004-2-1

出版时间：西安电子科技大学出版社

作者：赵曙光,段廷瑞,赵明英,陈丽萍

页数：260

字数：395000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

本书内容包括：可编程模拟器件的基本概念、工作原理、设计流程和实现技术；Lattice公司的ispPAC系列器件的内部结构、工作原理与典型应用，开发工具软件PAC-Designer的使用方法与开发实例；FAS公司的TRAC系列器件的内部结构、工作原理与典型应用，开发工具软件TRAC的使用方法与开发实例；SIDSA公司的数模混合片上系统（SOC）FIPSOC系列器件的内部结构、工作原理、典型应用与开发方法等。

本书内容全面，取材新颖，叙述清楚，既可用作高等学校有关课程和企业单位培训讲座的教材和参考书，也可作为相关专业工程技术人员的自学参考书。

书籍目录

第1章 可编程模拟器件概述　1.1 可编程模拟器件的价值与作用　1.2 可编程模拟器件的基本原理　1.3 可编程模拟器件的实现技术　1.4 可编程模拟器件的历史与现状第2章 ispPAC系列器件结构及原理　2.1 ispPAC概述　2.2 ispPAC10　2.3 ispPAC20　2.4 ispPAC80与ispPAC81　2.5 ispPAC30简介第3章 使用PAC-Designer开发ispPAC　3.1 软件安装　3.2 PAC-Designer的基本用法　3.3 软件菜单详解　3.4 设计实例第4章 TRAC系列完全可重配置模拟电路　4.1 TRAC系列概述　4.2 TRAC020结构与原理　4.3 TRAC020LH结构与原理　4.4 TRAC-S2原理与应用　4.5 ZXF36Lxx原理与CASIC开发第5章 TRAC软件使用与开发　5.1 安装与配置　5.2 初识TRAC软件　5.3 基本设计流程　5.4 深入掌握TRAC软件　5.5 典型设计实例第6章 FIPSOC混合信号片上系统　6.1 综述　6.2 可编程逻辑阵列　6.3 可配置的模拟单元　6.4 片内子系统接口　6.5 时钟产生单元　6.6 外部中断控制单元　6.7 软件调试单元　6.8 FIPSOC器件引导程序

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com