

<<VHDL与复杂数字系统设计>>

图书基本信息

书名：<<VHDL与复杂数字系统设计>>

13位ISBN编号：9787560612096

10位ISBN编号：7560612091

出版时间：2003-3

出版时间：西安电子科技大学出版社

作者：金西

页数：324

字数：493000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<VHDL与复杂数字系统设计>>

内容概要

集成电路技术迅速朝着更高集成度、超小型化、高性能、高可靠性和低功耗方向发展，EDA技术的进步是一个不可忽视的原因。

本书以国内最先进的0.25 μm 复杂数字系统设计流程为背景主线进行讲述，结合作者实践和多年积累的资料编著而成。

？

？

全书共分8章，分别介绍了复杂数字系统设计与EDA工具发展趋势，硬件描述语言VHDL，设计输入与仿真综合，EDA技术与可编程ASIC设计实现，版图编辑与版图验证，建库设计，Pspice与器件模型，测试技术与物理仿真等。

本书的内容贯穿了复杂数字系统的前端设计、后端设计、建库以及可测试性设计全部流程，并以图文并茂的方式致力于设计方法的讲解。

？

？

本书可作为大专院校电子工程、计算机、微电子学与固体电子学本科生和研究生教材，也可供高技术 and 信息产业的研究人员、技术人员、管理人员阅读。

<<VHDL与复杂数字系统设计>>

书籍目录

第一章 复杂数字系统设计与EDA工具发展趋势 1.1 数字系统设计策略 1.2 数字系统的设计流程 1.3 EDA工具及其发展方向 复习思考题第二章 硬件描述语言VHDL 2.1 VHDL语言简介 2.2 VHDL程序的基本结构 2.3 VHDL语言的基本数据类型和操作符 2.4 VHDL结构体的描述方式 2.5 Active??VHDL上机准备 2.6 使用VHDL书写测试基准的方法 2.7 基本逻辑电路的VHDL实现 2.8 VHDL上机实践 复习思考题 第三章 设计输入与仿真综合 3.1 复杂数字系统设计概述 3.2 设计输入及其EDA工具软件 3.3 设计输入的形式 3.4 VHDL仿真建模 3.5 设计综合 复习思考题第四章 EDA技术与可编程ASIC的设计实现 4.1 集成电路与ASIC 4.2 可编程ASIC及其发展 4.3 MAX+PLUS II及其应用 4.4 Xilinx公司器件与Foundation应用 4.5 Xilinx XC95系列在电压信号测量A/D中的应用 4.6 CPLD/FPGA在数字系统设计中的应用 复习思考题第五章 版图编辑与版图验证 5.1 版图设计基础 5.2 Tanner Research Tools组成与功能 5.3 版图设计流程和方法研究 5.4 版图生成、验证 复习思考题第六章 建库设计 6.1 建库及库信息 6.2 CMOS电路基本器件的设计 6.3 电路仿真 复习思考题第七章 Pspice与器件模型 7.1 Pspice实例分析 7.2 器件模型应用 复习思考题第八章 测试技术与物理仿真 8.1 测试向量的生成 8.2 可测试性设计 8.3 物理仿真 8.4 测试技术的新发展 复习思考题附录一 VHDL上机作业模板范例附录二 参考网址参考文献

<<VHDL与复杂数字系统设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>