

<<PLD与数字系统设计>>

图书基本信息

书名：<<PLD与数字系统设计>>

13位ISBN编号：9787560615028

10位ISBN编号：7560615023

出版时间：2005-5

出版时间：西安电科大学出版社

作者：李辉

页数：248

字数：377000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<PLD与数字系统设计>>

内容概要

本书介绍了可编程逻辑器件的内部结构和工作原理、用于数字逻辑电路设计的硬件描述语言VHDL和Verilog-HDL、可编程逻辑器件的开发系统ISE 5.1i的使用方法。

最后通过几个具有一定应用价值的电子系统设计实例，介绍了实现数字逻辑系统的设计方法。

本书可作为从事电子产品开发及生产的工程技术人员学习和开发在系统可编程集成电路原理与应用技术的参考书，也可作为大专院校电子工程、计算机和自动化等相关专业开设实验与数字系统设计课程的教学参考书。

<<PLD与数字系统设计>>

书籍目录

第1章 可编程逻辑器件 1.1 可编程逻辑器件概述 1.2 低密度PLD 1.3 高密度PLD 1.4 CPLD和FPGA 1.5 基于可编程逻辑器件的数字系统的设计流程 1.6 可编程逻辑器件的发展趋势第2章 VHDL语言 2.1 VHDL的基本结构 2.2 VHDL结构体的子结构 2.3 标示符、数据对象、数据类型、属性和保留关键字 2.4 VHDL的运算操作符 2.5 VHDL的顺序描述语句 2.6 VHDL的并发描述语句 2.7 基本逻辑单元描述实例 2.8 测试程序的设计第3章 Verilog-HDL语言 3.1 模块的结构 3.2 数据类型 3.3 运算符和表达式 3.4 语句 3.5 基本逻辑单元描述实例 3.6 测试程序的设计第4章 ISE 5.1i开发系统 4.1 设计流程 4.2 工程管理用户界面 4.3 VHDL的输入方法 4.4 基于电路原理图输入的设计方法 4.5 状态转换图描述状态机 4.6 硬件描述语言和电路原理图混合输入方式第5章 设计实例 5.1 实验开发板原理 5.2 设计实例附录A 实验开发板电路原理图 A.1 实验开发板电路原理图之一 A.2 实验开发板电路原理图之二 A.3 实验开发板电路原理图之三 A.4 实验开发板电路原理图之四附录B VHDL标准程序包 B.1 STD_LOGIC_1164 B.2 STD_LOGIC_ARITH B.3 STD_LOGIC_UNSIGNED B.4 STD_LOGIC_SIGNED附录C 缩写词汇 附录D 参考网址参考文献

<<PLD与数字系统设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>