

<<微型计算机及其应用>>

图书基本信息

书名：<<微型计算机及其应用>>

13位ISBN编号：9787560915005

10位ISBN编号：7560915000

出版时间：1997-6

出版时间：华中科技

作者：周细，黄文兰 主编

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微型计算机及其应用>>

内容概要

本书是计算机系列教材之一。

全书共分九章，并附有“学习指导与实验”。

其主要内容包括：8086与80386/486微处理器的结构，系统的工作方式与组成方法，指令系统、存储器的连接与扩展、输入/输出、中断技术与接口应用等方面的有关知识。

本书可供普通高校计算机类有关专业作为教材，亦可供成人高等教育自学考试、函授大学、夜大学、广播电视大学、职工大学等计算机类有关专业使用。

不可供广大工程技术人员学习、参考。

<<微型计算机及其应用>>

书籍目录

第一章 概述 1.1 计算机和微型计算机的发展概况 1.1.1 计算机的发展 1.1.2 微型计算机的发展 1.2 微型计算机的特点与应用范围 1.3 微型计算机系统的基本组成 1.3.1 几个基本定义 1.3.2 微型计算机系统体系结构 1.4 微型计算机的工作原理 1.4.1 微型计算机的解题过程 1.4.2 指令的执行过程 1.5 典型的微处理器结构 1.6 十进制数运算 1.6.1 BCD(二—十进制)码 1.6.2 DAA指令 1.6.3 微型计算机进行十进制数运算的方法 1.7小结 习题一

第二章 8086MPU结构 2.1 存储器 2.1.1 存储器结构 2.1.2 存储器分段 2.1.3 实际地址的产生 2.1.4 存储器的连接 2.1.5 分段寄存器初始化 2.2 8086微处理器的结构 2.2.1 总线工作 2.2.2 8086MPU结构 2.2.3 寄存器结构 2.3 堆栈 2.3.1 堆栈概念 2.3.2 8086堆栈结构 2.3.3 8086堆栈操作指令 2.4 8086MPU引脚(线)功能 2.4.1 8086MPU引脚名称与信号 2.4.2 地址和数据线 2.4.3 控制和状态线 2.4.4 电源和定时线 2.5 8086基本系统概念 2.5.1 总线结构 2.5.2 地址锁存 2.5.3 数据功率放大收发器 2.5.4 定时 2.5.5 复位 2.6 最小方式 2.7 最大方式 习题二

第三章 8086指令系统及汇编语言指令程序简介 3.1 8086指令系统的基本格式 3.1.1 一些典型的8086指令格式 3.1.2 指令操作码中的指示位 3.1.3 指令中使用的寄存器的指定 3.2 寻址方式 3.2.1 数据存储器寻址方式 3.2.2 程序存储器寻址方式 3.2.3 寻址方式字节 3.2.4 段越界前缀 3.2.5 8086机器语言指令基本格式分析举例 3.3 8086汇编语言语句及基本语法 3.3.1 汇编语言指令语句 3.3.2 汇编语言程序的有关基本规定及格式 3.4 8086汇编语言程序设计基本方法简介 3.4.1 汇编语言程序设计概述 3.4.2 汇编语言中基本结构形式程序的设计 3.4.3 子程序 习题三

第四章 8086MPU的基本时序 4.1 概述 4.2 8086的基本时序 4.2.1 8086总线周期 4.2.2 存储器或I/O读周期 4.2.3 存储器或I/O写周期 4.2.4 中断响应周期(INTA周期) 4.2.5 准备就绪时序 4.2.6 总线请求与总线授予时序 习题四

第五章 半导体存储器与MPu的接口 5.1 概述 5.1.1 半导体存储器的分类.....第六章 输入与输出第七章 中断技术第八章 80386/486MPU结构第九章 接口技术应用学习指导与实验

<<微型计算机及其应用>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>