

<<数字逻辑学习与解题指南>>

图书基本信息

书名：<<数字逻辑学习与解题指南>>

13位ISBN编号：9787560933917

10位ISBN编号：7560933912

出版时间：2005-8

出版时间：华中科技大学出版社

作者：欧阳星明

页数：243

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑学习与解题指南>>

内容概要

本书是与《数字逻辑》（第二版）教材配套的学习指导用书。

编写该书的目的是：帮助读者加深对基本解题方法的掌握；启发逻辑思维的能力；提高分析问题和解决问题的能力。

全书依次对基本知识、逻辑代数基础、集成门电路与触发器、组合逻辑电路、同步和异步时序逻辑电路、中规模通用集成电路、可编程逻辑器件等内容，分别按重点与难点、例题精选及自选及自测练习3个部分进行的有自测练习题均附有解答。

通过引例的分析、求解，归纳、总结了各类问题的解题规律、方法和技巧。

本书可供高等院校计算机及有关专业本、专科师生作为教学和学习参考书，也是“数字逻辑”课程自学者的好辅导教材。

<<数字逻辑学习与解题指南>>

书籍目录

第1章 基本知识 1.1 重点与难点 1.1.1 基本概念 1.1.2 数制及常用数制的转换 1.1.3 带符号二进制数的代码表示 1.1.4 常用的几种编码 1.2 例题精选 1.3 学习自评 1.3.1 自测练习 1.3.2 自测练习解答 第2章 逻辑代数基础 2.1 重点与难点 2.1.1 基本概念 2.1.2 公理、定理和规则 2.1.3 逻辑函数的化简 2.2 例题精选 2.3 学习自评 2.3.1 自测练习 2.3.2 自测练习解答 第3章 集成门电路与触发器 3.1 重点与难点 3.1.1 半导体器件的类型 3.1.2 半导体器件的开关特征 3.1.3 集成门电路 3.1.4 集成触发器 3.2 例题精选 3.3 学习自评 3.3.1 自测练习 3.3.2 自测练习解答 第4章 组合逻辑电路 4.1 重点与难点 4.1.1 基本概念 4.1.2 组合逻辑电路的分析与设计方法 4.1.3 组合逻辑电路的竞争与险象 4.2 例题精选 4.3 学习自评 4.3.1 自测练习 4.3.2 自测练习解答 第5章 同步时序逻辑电路 5.1 重点与难点 5.1.1 基本概念 5.1.2 同步时序逻辑电路的分析与设计 5.1.3 典型同步时序逻辑电路 5.2 例题精选 5.3 学习自评 5.3.1 自测练习 5.3.2 自测练习解答 第6章 异步时序逻辑电路 6.1 重点与难点 6.1.1 特点与类型 6.1.2 脉冲异步时序逻辑电路 6.1.3 电平异步时序逻辑电路 6.2 例题精选 第7章 中规模通用集成电路及其应用 第8章 可编程逻辑器件 第9章 模拟试题及解答参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>