第一图书网, tushu007.com

<<32位微型计算机原理·接口技术及其应>>

图书基本信息

书名：<<32位微型计算机原理·接口技术及其应用>>

13位ISBN编号：9787561212097

10位ISBN编号：7561212097

出版时间：2004-1

出版时间：西北工业大学出版社

作者：史新福 编,金翊 编,冯萍 编

页数：455

字数：710000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

《32位微型计算机原理接口技术及其应用》主要介绍计算机有关基本知识，32位微型计算机的基本组成、体系结构、指令系统、汇编语言程序设计用高级语言交叉调用、存储器的组成、输入/输出、中断系统、总线概念及常用总线、接口芯片、网络概念、常用外围设备以及A/D和D/A转换，并着重对硬件功能、工作原理、接口电路、软件设计方法以及应用方面的有关知识做了较详细的阐述。《32位微型计算机原理接口技术及其应用》共分13章，每章末配有习题与思考题。

《32位微型计算机原理接口技术及其应用》可作为本科生和研究生的课程教材。

书籍目录

第一章 绪论
1.1 概述
1.1.1 微型计算机的发展概况
1.1.2 微型计算机的特点和分类
1.1.3 微处理器的字长
1.2 运算基础
1.2.1 进位计数制及其相互转换
1.2.2 二进制数的运算规则
1.2.3 计算机中的四则运算
1.2.4 计算机中带符号数的表示方法
1.2.5 计算机中数的小数点表示方法
1.2.6 二进制编码
1.2.7 逻辑运算与基本逻辑电路
1.3 微型计算机的基本结构
1.3.1 微型计算机的总体结构
1.3.2 微处理器的基本结构
习题与思考题
第二章 Intel 32位CPU
2.1 CPU的基本结构
2.1.1 CPU的内部基本结构
2.1.2 CPU的外部基本引脚
2.1.3 CPU的工作方式
2.2 寄存器
2.2.1 通用寄存器
2.2.2 指令指针指示器——EIP
2.2.3 标志寄存器——EFLAGS
2.2.4 段寄存器
2.2.5 系统地址寄存器
2.2.6 调试寄存器
2.2.7 测试寄存器
2.2.8 控制寄存器
2.2.9 浮点寄存器
2.2.10 CPU复位后各寄存器的值
2.3 指令流水线操作
2.4 调试功能
2.4.1 调试地址寄存器——DR0～DR3
2.4.2 调试控制寄存器——DR7
2.4.3 调试状态寄存器——DR6
2.4.4 指令断点与RF标志
2.5 浮点数部件
2.6 高速缓存
2.6.1 高速缓存结构
2.6.2 高速缓存的操作
2.6.3 高速缓存的控制
2.6.4 高速缓存的清洗

2.6.5 高速缓存的测试
2.6.6 二级高速缓存
2.6.7 CPU的成组传送方式
2.7 CPU的主要结构逻辑框图
习题与思考题
第三章 80x86寻址方式和指令系统
3.1 80x86 寻址方式
3.1.1 数据寻址方式
3.1.2 程序地址寻址方式
3.1.3 堆栈雪址方式
3.2 80x86指令格式
3.2.1 80x86指令编码格式
3.2.2 80x86指令格式
3.3 80x86指令系统
3.3.1 数据传送指令
3.3.2 算术运算指令
3.3.3 逻辑运算指令
3.3.4 控制转移类指令
3.3.5 串操作指令
3.3.6 输入/输出指令
3.3.7 处理器控制
3.3.8 中断提令与DOS功能调用
……
第四章 汇编语言、程序设计及其与高级语言调用
第五章 内存储器及其管理
第六章 微型计算机的输入/输出
第七章 中断、任务转换
第八章 总线技术
第九章 可编程接口芯片及其与CPU的接口
第十章 计算机网络基础
第十一章 常用外围设备及人-机接口
第十二章 D/A，A/D转换器及其与CPU的接口
第十三章 微型计算机的应用
附录
附录1 ASCII码表
附录2 调试程序DEBUG
参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com