

<<数字电路与数字电子技术>>

图书基本信息

书名：<<数字电路与数字电子技术>>

13位ISBN编号：9787561212653

10位ISBN编号：7561212658

出版时间：2004-1

出版时间：西北工业大学出版社

作者：岳怡

页数：397

字数：620000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路与数字电子技术>>

内容概要

本书是根据国家教育部制定的高等工业学校脉冲与数字电路、数字电子技术基础课程教学基本要求编写的。

全书共十一章,主要内容有绪论、晶体管开关、逻辑门电路、数制与编码、逻辑函数及其简化、组合逻辑电路、集成触发器、时序逻辑电路、脉冲电路、存储器和可编程器件、在系统可编程技术及其器件的原理与应用、数/模与模/数转换电路。

各章末均有习题,书末列有附录。

特别对集成电路型号命名方法和二进制逻辑单元图形符号做了说明。

本书可作为高等院校无线电技术、电子工程、计算机技术、自动控制等专业的技术基础课教材,也可供有关专科学校和工程技术人员参考。

<<数字电路与数字电子技术>>

书籍目录

绪论 一、脉冲和脉冲电路 二、数字信号和数字电路 三、数字电路的应用第一章 晶体管开关 第一节 晶体二极管开关及应用电路 第二节 晶体三极管开关及应用电路 习题一第二章 逻辑门电路 第一节 分立元件门电路 第二节 TTL集成逻辑门 第三节 发射极耦合逻辑(FCL)门 第四节 MOC逻辑门 第五节 不同逻辑系列的配合问题 第六节 各种集成逻辑门性能比较 习题二第三章 数制与编码 第一节 进位计数制 第二节 数制转换 第三节 编码 习题三第四章 逻辑函数及其简化 第一节 逻辑代数 第二节 逻辑函数的代数化简法 第三节 逻辑函数的图解化简法 习题四第五章 组合逻辑电路 第一节 组合逻辑电路的分析与设计 第二节 常用的组合逻辑电路 第三节 组合逻辑电路的竞争和冒险 习题五第六章 集成触发器 第一节 基本触发器 第二节 钟控触发器 第三节 主从触发器 第四节 边沿触发器 第五节 触发器类型转换 习题六第七章 时序逻辑电路 第一节 时序逻辑电路概述 第二节 同步时序电路的分析与设计 第三节 计数器 第四节 寄存器与移位寄存器 第五节 序列信号发生器 习题七第八章 脉冲电路 第一节 集成门构成的脉冲电路 第二节 集成脉冲电路 习题八第九章 存储器和可编程器件 第一节 随机存取存储器(RAM) 第二节 只读存储器(ROM) 第三节 可编程逻辑阵列(PLA) 第四节 通用阵列逻辑(GAL) 第五节 现场可编程门阵列(FPGA) 习题九第十章 在系统可编程技术及其器件的原理与应用..... 第十一章 数/模和模/数转换电路附录参考文献

<<数字电路与数字电子技术>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>