

<<数字电路与逻辑设计>>

图书基本信息

书名：<<数字电路与逻辑设计>>

13位ISBN编号：9787561216705

10位ISBN编号：756121670X

出版时间：2003-8

出版时间：西北工业大学出版社

作者：王有绪

页数：371

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路与逻辑设计>>

内容概要

本书是以王毓银主编的《数字电路与逻辑设计》教材第3版的内容为基础，按章次编写了重点内容提要、重点知识结构、考点及常见题型精解、考研点津、课后习题详解、学习效果测试及答案6大部分。

本书旨在使读者掌握课程重点内容，学会分析和解题方法，达到举一反三的目的。

本书可供使用王毓银主编的《数字电路与逻辑设计》教材的师生参考，也可作为考研者和使用其他教材的读者学习参考书。

<<数字电路与逻辑设计>>

书籍目录

第1章 绪论 第1节 重点内容提要 第2节 例题选解 第3节 课后习题详解第2章 逻辑函数及其简化 第1节 重点内容提要 第2节 重点知识结构图 第3节 考点及常见题型精解 第4节 考研点津 第5节 课后习题详解 第6节 学习效果测试及答案第3章 集成逻辑门 第1节 重点内容提要 第2节 重点知识结构图 第3节 考点及常见题型精解 第4节 考研点津 第5节 课后习题详解 第6节 学习效果测试及答案第4章 组合逻辑电路 第1节 重点内容提要 第2节 重点知识结构图 第3节 考点及常见题型精解 第4节 考研点津 第5节 课后习题详解 第6节 学习效果测试及答案第5章 集成触发器 第1节 重点内容提要 第2节 重点知识结构图 第3节 考点及常见题型精解 第4节 考研点津 第5节 课后习题详解 第6节 学习效果测试及答案第6章 时序逻辑电路 第1节 重点内容提要 第2节 重点知识结构图 第3节 考点及常见题型精解 第4节 考研点津 第5节 课后习题详解 第6节 学习效果测试及答案第7章 半导体存储器 第1节 重点内容提要 第2节 重点知识结构图 第3节 考点及常见题型精解 第4节 考研点津 第5节 课后习题详解 第6节 学习效果测试及答案第8章 可编程逻辑器件及其应用 第1节 重点内容提要 第2节 重点知识结构图 第3节 考点及常见题型精解 第4节 考研点津 第5节 课后习题详解 第6节 学习效果测试及答案第9章 脉冲单元电路 第1节 重点内容提要 第2节 重点知识结构图 第3节 考点及常见题型精解 第4节 考研点津 第5节 课后习题详解 第6节 学习效果测试及答案第10章 模数转换器和数模转换器 第1节 重点内容提要 第2节 重点知识结构图 第3节 考点及常见题型精解 第4节 考研点津 第5节 课后习题详解 第6节 学习效果测试及答案参考文献

<<数字电路与逻辑设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>