

<<数字电路与系统>>

图书基本信息

书名：<<数字电路与系统>>

13位ISBN编号：9787561426487

10位ISBN编号：7561426488

出版时间：2006-2

出版时间：四川大学出版社

作者：傅友登

页数：439

字数：682000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路与系统>>

内容概要

本书系统地介绍了数字电路与系统地基本理论及其设计方法。

全书内容是参照国家教育部颁布的本课程的基本要求进行编写的。

为适应当前数字电子技术发展要求，充实了可编程逻辑器件、VHDL硬件描述语言数字系统设计的内容，这符合当前我国普通高校电子信息类课程教学内容和实际需要。

全书共12章，内容包括数制与码制、逻辑代数基础、集成逻辑门、组合逻辑电路、触发器、同步时序逻辑电路、电平异步时序逻辑电路、集成存储器、脉冲波形的产生和变换、D/A和A/D变换、VHDL硬件描述语言、可编程逻辑器件、数字系统设计。

各章还配有相应的习题。

本书取材新颖，并采用国际逻辑符号。

全书物理概念叙述清楚，理论联系实际，深入浅出，便于自学。

它可作为高等院校理工科电子信息类专业的技术基础教材，亦可作为相关专业工程技术人员的参考书。

<<数字电路与系统>>

书籍目录

第1章 数字逻辑基础 1.1 数制与码 1.2 逻辑代数及逻辑函数 1.3 逻辑函数的标准表达式 1.4 几种导出逻辑门 1.5 逻辑函数的描述方法 1.6 逻辑函数的化简 习题第2章 逻辑门电路 2.1 半导体开关 2.2 分立元件门电路 2.3 TTL集成逻辑门电路 2.4 射极耦合逻辑门 2.5 MOS逻辑门 2.6 不同逻辑电路的接口问题 习题第3章 组合逻辑电路 3.1 组合逻辑电路的基本概念 3.2 组合逻辑电路分析 3.3 组合逻辑电路设计 3.4 组合逻辑电路设计的几个问题 3.5 编码器和译码器 3.6 码组变换及码组校验 3.7 数据分配器和数据选择器 3.8 全加器和比较器 习题第4章 集成触发器 4.1 基本R-S触发器 4.2 钟脉冲控制的R-S触发器 4.3 主从触发器 4.4 边沿触发器 4.5 触发器的功能分类及触发器类型转换 4.6 激励表的文字填写法 习题第5章 同步时序逻辑电路 5.1 时序逻辑电路概述 5.2 同步时序电路分析第6章 异步时序逻辑电路第7章 集成存储器第8章 可编程逻辑器件第9章 硬件描述语言VHDL第10章 数字系统第11章 脉冲波形的产生与整形第12章 数/模和模/数转换附录 国际图形符号简表参考文献

<<数字电路与系统>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>