

<<MCS-51微机原理与接口技术>>

图书基本信息

书名：<<MCS-51微机原理与接口技术>>

13位ISBN编号：9787561531013

10位ISBN编号：756153101X

出版时间：2009-5

出版时间：厦门大学

作者：吴锤红

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<MCS-51微机原理与接口技术>>

内容概要

《MCS-51微机原理与接口技术》按照福建省计算机等级考试委员会的规划编写，是“计算机三级(偏硬)等级考试”系列指导书中“MCS-51单片机系统与应用”分册。

《MCS-51微机原理与接口技术》包括计算机的数制、码制，单片机的硬件与指令系统、系统扩展原理与方法、软件系统、串行通信、定时计数器与A/D、D/A转换应用等内容，比较全面地介绍了MCS-51计算机应用的各种知识，内容紧密配合教学，覆盖面与深度符合大学生学习要求。

书籍目录

前言 第一篇 计算机软硬件知识入门导引第1章 计算机(偏硬)应用领域、知识构成与学习导引 1.1 计算机(偏硬)应用领域 1.2 计算机(偏硬)知识构成 1.3 计算机(偏硬)应用的典型过程 1.4 计算机(偏硬)学习引导第2章 计算机的数制与码制 2.1 数制: 数字计算机使用的数 2.1.1 十进制数(Decimal)规律 2.1.2 二进制数(Binary)规律 2.1.3 十六进制数(Hexadecimal)规律 2.1.4 计算机中原始形态的数 2.1.5 计算机中数的组织形态 2.1.6 计算机中数的计量单位 2.2 码制: 计算机中的信息表示、二进制信息编码 2.2.1 数值代码 2.2.2 指令代码 2.2.3 字符与其他信息编码 第二篇 微计算机指令与编程基础第3章 MCS-51系列单片微计算机 3.1 概述 3.2 MCS-51单片机结构 3.2.1 单片机的基本结构 3.2.2 单片机最小硬件系统 3.3 MCS-51单片机的内部功能模块 3.3.1 MCS-51单片机中包含的模块 3.3.2 MCS-51单片机的节电功能 3.4 MCS-51单片机的寄存器与存储器 3.4.1 MCS-51的存储结构 3.4.2 MCS-51系统中的重要通用寄存器 3.4.3 堆栈概念与操作 3.4.4 MCS-51系统中相同地址对应不同存储区的问题 3.5 MCS-51单片机指令系统 3.5.1 概述 3.5.2 寻址方式 3.5.3 指令系统 3.6 MCS-51单片机汇编语言程序设计基础 3.6.1 汇编语言源程序格式 3.6.2 常用伪指令 3.6.3 汇编语言程序设计 第三篇 计算机系统扩展与接口应用第4章 MCS-51微机系统扩展基础与存储器扩展 4.1 MCS-51微机系统总线概念、结构与扩展基础 4.1.1 三态在总线中的作用 4.1.2 时序图 4.1.3 IC的片选 4.1.4 计算机的三总线 4.1.5 地址锁存器 4.1.6 MCS-51的三总线 4.1.7 基于MCS-51的三总线扩展基本结构 4.2 程序存储器的扩展 4.2.1 MCS-51读取外部程序存储器的时序 4.2.2 典型的外部程序存储器 4.2.3 MCS-51扩展外部程序存储器的接口电路 4.3 多片程序存储器的扩展、编址技术与地址空间分析 4.3.1 多片程序存储器的扩展 4.3.2 地址空间分析 4.3.3 编址技术: 线选法与译码法 4.4 外部数据存储器的扩展 4.4.1 外部数据存储器扩展意义 4.4.2 外部数据存储器扩展 4.4.3 外部程序空间与外部数据空间的合并 4.4.4 扩展的外部数据存储器检测的软件第5章 MCS-51系列单片机I/O接口 5.1 I/O信息的特点 5.2 I/O接口的功能 5.3 I/O选通-应答机制 5.4 MCS-51单片机片内的并行输入/输出端口的使用 5.4.1 内部端口与外部扩展端口的优缺点比较 5.4.2 内部端口的分配 5.4.3 不同电压I/O器件的驱动 5.4.4 端口编程应用 5.5 扩展外部I/O端口 5.5.1 扩展外部I/O端口的指令、控制信号与分类 5.5.2 扩展端口输出位控方式编程 5.6 非智能IC扩展的I/O端口 5.6.1 I/O端口的分类 5.6.2 采用非智能化IC扩展无选通的输出I/O端口 5.6.3 采用非智能化IC扩展无选通的输入I/O端口 5.6.4 采用非智能化IC扩展选通输出I/O端口 5.6.5 采用非智能化IC扩展选通输入I/O端口 5.7 智能IC扩展的I/O端口 5.7.1 智能IC的优点 5.7.2 用8255A扩展I/O端口 5.7.3 用8155扩展I/O端口第6章 MCS-51单片机中断系统及其应用 6.1 中断概念 6.1.1 中断方式的优越性 6.1.2 引起中断的非指令逻辑 6.1.3 中断子程序的特殊性 6.1.4 中断的其他特殊性 6.2 中断过程 6.3 中断调用的响应条件 6.4 中断响应时间 6.5 外部中断的触发方式 6.6 中断请求的撤销 6.7 中断入口 6.8 与中断有关的SFR 6.9 指令引起中断 6.10 中断程序设计 6.10.1 中断初始化 6.10.2 中断子程序设计要点 6.10.3 中断的典型应用第7章 MCS-51单片机的定时计数器及其应用 7.1 MCS-51单片机的定时计数器 7.2 定时计数器(CTC)的概念 7.2.1 计数单元 7.2.2 工作方式与计数源 7.2.3 CTC的溢出及其作用 7.2.4 计数器初值的计算与重装载 7.2.5 CTC的启动与停止控制 7.2.6 定时计数器使用的外部引脚与SFR 7.3 定时计数器程序设计 7.4 定时计数器典型应用第8章 MCS-51单片机的串行接口及其应用 8.1 串口 8.2 串行传输的概念 8.2.1 位信息表示成相应的物理量 8.2.2 位的传输与识别 8.2.3 数据的识别与分离 8.2.4 数据传输正确性判断 8.2.5 同步串行与异步串行 8.2.6 单工、半双工与双工 8.2.7 调制与解调 8.2.8 异步串行数据帧 8.2.9 通信协议 8.2.10 波特率 8.2.11 校验位 8.3 串行传输的硬件接口 8.3.1 RS-232C规范简介 8.3.2 RS-232C接口电路 8.4 MCS-51中的串行端口 8.4.1 串口收发缓冲器 8.4.2 串口设置寄存器SCON 8.4.3 串口工作方式 8.5 串口程序设计第9章 MCS-51的监控程序与人机交互接口技术 9.1 监控程序概念、结构与编程要点 9.1.1 监控程序概念、结构与编程要点 9.1.2 监控程序结构与编程要点 9.2 显示接口 9.2.1 与显示接口有关的概念 9.2.2 LED数码管硬件知识 9.2.3 数码管的驱动与译码 9.2.4 一个数码管的静态驱动电路与子程序 9.2.5 多个数码管的驱动电路与显示子程序 9.3 MCS-51单片机键盘接口 9.3.1 与键盘接口有关的概念 9.3.2 键盘接口的硬件 9.3.3 读键子程序设计 9.3.4 主循环中用键值控制的散转第10章 D/A与A/D转换接口与应用 10.1 计算机数字端口能直接处理的信息 10.2 模拟量与数字量转换过程中涉及的一些重要概念 10.2.1 与转换器精度

<<MCS-51微机原理与接口技术>>

有关的指标 10.2.2 转换器的其他主要指标 10.2.3 标定 10.3 D/A转换原理与D/A转换器 10.4 典型D/A
芯片接口与应用 10.4.1 DAC0832 10.4.2 MCS-51单片机与DAC0832的接口 10.5 A/D转换原理与技术
参数 10.6 典型A/D芯片接口与应用 10.6.1 典型A/D转换器芯片ADC0809 10.6.2 MCS-51单片机
与ADC0809的接口 10.6.3 A/D转换应用举例

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>