

<<数字系统逻辑设计技术>>

图书基本信息

书名：<<数字系统逻辑设计技术>>

13位ISBN编号：9787561810095

10位ISBN编号：7561810091

出版时间：2009-8

出版时间：天津大学出版社

作者：刘锡海 任长明

页数：290

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字系统逻辑设计技术>>

内容概要

《数字系统逻辑设计技术》系统地阐述了数字系统中逻辑电路的分析与设计的方法和技巧，以及常用的逻辑器件在数字设计中的应用。

全书内容有三部分，共分九章。

第一部分介绍数字逻辑设计基础知识。

第二部分介绍中、小规模集成电路的组合逻辑、时序逻辑分析与设计。

第三部分介绍大规模集成电路逻辑部件和应用。

《数字系统逻辑设计技术》内容充实，系统性强，并配有一定的实用例题和习题，力求理论联系实际。

《数字系统逻辑设计技术》可作为大专院校计算机、电子及自动控制专业本科生的教材，也可作为相关专业工程技术人员的参考书。

<<数字系统逻辑设计技术>>

书籍目录

第一章 数制与编码 1.1 进位计数制 1.2 数制转换 1.3 数的原码,反码及补码表示 1.4 定点数和浮点数 1.5 编码

第二章 基本逻辑器件 2.1 三种基本逻辑运算 2.2 逻辑门电路

第三章 布尔代数基础 3.1 布尔代数的基本公式和规则 3.2 逻辑函数的性质 3.3 逻辑函数的化简

第四章 逻辑电路的分析 4.1 组合逻辑电路的一般分析方法 4.2 常用组合逻辑单元电路分析

第五章 组合逻辑电路的设计 5.1 组合逻辑电路设计的一般方法 5.2 组合逻辑设计中的实际问题 5.3 组合逻辑电路设计举例 5.4 采用中规模集成电路的组合逻辑设计

第六章 实现记忆的基本电子器件 6.1 基本型触发器 6.2 钟控触发器 6.3 主从触发器 6.4 维持——阻塞触发器 6.5 边沿触发器 6.6 触发器类型的转换 6.7 触发器的应用举例

第七章 时序电路的分析 7.1 时序逻辑电路基本概念 7.2 时序电路的描述——状态表和状态图 7.3 时序电路的分析及举例

第八章 时序逻辑电路的设计 8.1 时序电路设计方法概述 8.2 同步时序电路的设计 8.3 脉冲异步时序电路的设计 8.4 电平异步时序电路的设计 8.5 逻辑电路的竞争与险象

第九章 可编程序逻辑器件PLD 9.1 可编程序逻辑器件PLD电路表示法 9.2 可编程只读存储器RPOM 9.3 可编程逻辑阵列PLA 9.4 可编程阵列逻辑PAL 9.5 通用阵列逻辑GAL习题

<<数字系统逻辑设计技术>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>