第一图书网, tushu007.com

<<数字电子技术基础教程>>

图书基本信息

书名：<<数字电子技术基础教程>>

13位ISBN编号：9787561823194

10位ISBN编号：7561823193

出版时间：2006-9

出版时间：天津大学出版社

作者：周跃庆

页数：235

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

本书内容满足了国家教委电子技术基础课程教学小组制定的高等工科院校本科电气信息类“数字技术基础”的全部教学要求，且将知识面适当拓宽。

全书共分8章，主要内容有数字逻辑基础、组合逻辑电路的分析与设计、常用组合逻功能器材及其典型就用、触发器、时序逻辑电路的分析与设计、常用时序逻辑电路功能器件及其典型就用、脉冲的产生与整形、可编程逻辑器件及大规模集成电路、数模与模数转换器、集成逻辑门电路。

本书可作为高等学校电气信息类等各专业本科生教材，也可供成人和职业教育相关专业选用。

<<数字电子技术基础教程>>

书籍目录

第1章 数字逻辑基础 1.1 数字电路特点 1.2 数制及其转换 1.3 二进制码 1.4 逻辑代数与逻辑门 1.5 逻辑函数的化简 习题第2章 组合逻辑电路 2.1 组合逻辑电路的特点 2.2 组合逻辑电路分析和设计 2.3 算术运算电路和数值比较器 2.4 编码器 2.5 译码器 2.6 数据选择器与数据分配器 2.7 组合电路中的竞争冒险现象 习题第3章 触发器 3.1 概述 3.2 触发器的电路结构与动作特点 3.3 触发器逻辑功能的转换 3.4 触发器的主要参数及动态特性 习题第4章 时序逻辑电路 4.1 时序逻辑电路的特点 4.2 时序逻辑电路逻辑功能的描述方法 4.3 时序电路的分析方法 4.4 寄存器 4.5 计数器 4.6 时序逻辑电路的设计第5章 脉冲信号的产生与整形电路 5.1 矩形脉冲信号的基本特性和参数 5.2 555定时器 5.3 多谐振荡器 5.4 施密特触发器 5.5 单稳态触发器 习题第6章 大规模数字集成电路 6.1 存储器 6.2 可编程逻辑器件（PLD） 习题第7章 数-模和模-数转换器 7.1 概述 7.2 D/A转换器 7.3 A/D转换器 习题第8章 逻辑门电路 8.1 半导体器件的开关特性 8.2 逻辑门电路 8.3 集成逻辑门电路 8.4 MOS门电路 8.5 TTL系列与MOS系列集成门电路的比较 习题部分习题提示或答案附录1 常用逻辑符号对照表附录2 名词术语汉英对照附录3 TTL和CMOS逻辑门电路的技术参数附录4 GB4728.12-85——《电器图用图形符号二进制逻辑单元》参考文献

第一图书网, tushu007.com

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com