

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787561831632

10位ISBN编号：7561831633

出版时间：2009-8

出版时间：天津大学出版社

作者：江力 编

页数：190

字数：312000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

本书主要讲述：Multisim10软件在数字电路中的应用；数制及其相互间的转换方法、基本逻辑运算规则及表现形式、函数的标准表达式；TTL、CMOS门电路的基本形式、特点及外特性；常见组合逻辑电路、触发器、时序逻辑电路的特点和功能；常见脉冲波形的产生与变换电路；A / D与D / A的转换；半导体存储器与可编程器件的有关知识。

根据高等职业教育培养高等技术应用型人才的特点，本书适当把握内容的难度和深度，突出实用性，强调应用能力的培养。

根据教学要求，每章都配有适当的例题及仿真电路供实验选择。

本书可作为高等职业教育电子信息技术类专业教材，也可作为其他相关专业的教学用书或有关技术人员的参考用书。

<<数字电子技术>>

书籍目录

1 数字逻辑基础与数字电路仿真软件 1.1 数字逻辑基础 1.2 数字电路仿真软件 本章小结 习题2 逻辑门电路 2.1 分立元器件门电路 2.2 CMOS集成门电路 2.3 TTL集成门电路 本章小结 习题3 逻辑代数基础 3.1 逻辑函数的运算规则 3.2 逻辑函数的化简和转换 本章小结 习题4 组合逻辑电路设计与应用 4.1 组合逻辑电路的分析和设计方法 4.2 加法器设计 4.3 数值比较器设计 4.4 编码器设计 4.5 译码器设计 4.6 数据选择器设计 4.7 数据分配器设计 4.8 组合电路中的竞争冒险 本章小结 习题5 触发器 5.1 基本触发器 5.2 同步触发器 5.3 同步式触发器的空翻现象 5.4 触发器的触发方式 本章小结 习题6 时序逻辑电路设计与应用 6.1 时序逻辑电路的分析和设计方法 6.2 计数器 6.3 寄存器设计 6.4 顺序脉冲发生器设计 本章小结 习题7 脉冲信号的产生和整形电路 7.1 多谐振荡器 7.2 单稳态触发器 7.3 施密特触发器 7.4 555定时器 本章小结 习题8 D / A和A / D转换器 8.1 D / A转换电路 8.2 A / D转换电路 本章小结 习题参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>