

<<可编程逻辑器件及VHDL设计技术>>

图书基本信息

书名：<<可编程逻辑器件及VHDL设计技术>>

13位ISBN编号：9787562317111

10位ISBN编号：7562317119

出版时间：2001年1月1日

出版时间：华南理工大学出版社

作者：张昌凡

页数：163

字数：265000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

内容概要

书籍目录

第一章 绪论 第一节 引言 第二节 可编程逻辑器件及EDA技术的发展史第二章 可编程逻辑器件基础 第一节 可编程逻辑器件的分类 一、可编程逻辑器件的集成度分类 二、可编程逻辑器件的其他分类方法 第二节 PLD类器件的基本结构 一、与或阵列 二、宏单元 第三节 FPGA的基本结构 一、查找表型FPGA的结构 二、多路形状型FPGA的结构 三、多级与非门型FPGA的结构 第四节 可编程元件 一、熔丝形状和反熔丝开关 二、浮栅编程技术元件 三、SRAM配置存储器 第五节 先进的可编程逻辑器件的编程和测试技术 一、在系统可编程技术 二、边界扫描测试技术第三章 Xilinx公司的FPGA 第一节 可编程逻辑器件 一、Xilinx公司简介 二、正确选择器件 三、FPGA简介 四、EPLD简介 五、硬连线门阵列 六、军品牌件 七、Xilinx器件说明 八、后缀A的含义 第二节 XC2000逻辑单元阵列 一、概述 二、XC2000逻辑单元阵列系列 第三节 XC3000逻辑单元阵列 一、概述 二、XC3000, XC3000A, XC3000L, XC3000和XC3000A逻辑单元阵列系列 第四节 XC4000逻辑单元阵列 一、概述 二、XC4000逻辑单元阵列系列第四章 数字硬件系统设计的描述方法 第一节 传统的硬件系统设计方法 第二节 VHDL设计方法学 第三节 采用VHDL设计硬件系统的优点第五章 VADL设计描述的基本结构 第一节 VHDL的术语 第二节 VHDL的基本结构 一、实体 (ENTITY) 二、结构体 (ARCHITECTURE) 三、程序包 (PACKAGE) 四、子程序 (Subprogram) 五、库 (LIBRARY) 第三节 设计描述的语法结构第六章 MAX+PLUS VHDL的数据类型和操作运算 第一节 对象声明 (Object declaration) 第二节 数据类型 (Data Types) 第三节 操作运算符 一、操作运算符的分类 二、运算符的优先级 第四节 类型转换第七章 MAX+PLUS VHDL机构体的主要描述语句 第一节 并发描述语句 一、进程 (PROCESS) 语句 二、简单信号赋值 (Conditional Signal Assignment) 语句 三、条件信号赋值 (Conditional Signal Assignment) 语句 四、选择信号赋值 (Selected Signal Assignment) 语句 五、元件例比 (Component Instantiation) 语句 六、生成 (GENERATE) 语句 七、块 (BLOCK) 语句 第二节 顺序描述语句 一、简单信号赋值语句第八章 组合逻辑的MAX+PLUS VHDL描述第九章 时序逻辑的MAX+PLUS VHDL描述第十章 MAX+PLUS VHDL的设计实例第十一章 MAX+PLUS VHDL工具的使用参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>