

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787562409212

10位ISBN编号：7562409218

出版时间：1994-8

出版时间：重庆大学出版社

作者：李鸿恩，熊国奎 主编

页数：209

字数：343000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

本书是按照1989年国家教委组织制订的《高等工程专科学校电子技术基础课程教学基本要求》(草案)编写的。

全书共分8章。

内容包括数字逻辑电路基础知识, 逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、大规模集成电路、脉冲信号的产生与整形、A/D与D/A转换器。

各章后附有习题。

本书可作为高等工业专科电气类、电子类和其他相近专业的教材, 也可供有关工程技术人员参考。

<<数字电子技术>>

书籍目录

第一章 数字逻辑电路基础知识 1-1 计数体制与码 一、计数体制 二、二——十进制码(BCD码)
1-2 逻辑函数与逻辑代数 一、逻辑函数 二、逻辑代数的基本定律 1-3 逻辑函数的化简 一、
代数化简法 二、卡诺图化简法 1-4 逻辑函数与逻辑图 一、已知逻辑函数画出逻辑图 二、已
知逻辑图求逻辑函数 1-5 正负逻辑问题 一、正逻辑和负逻辑的概念 二、负逻辑的符号表示法
小结 思考题和习题第二章 逻辑门电路 2-1 二极管门电路 一、二极管的开关特性 二、二极管
与门及或门电路 2-2 三极管门电路 一、三极管的开关特性 二、三极管反相器——非门电路 2-3
三极管——三极管逻辑门电路(TTL) 一、TTL与非门 二、TTL与非门的改进 三、其他类型
的TTL门电路 2-4 MOS逻辑门电路 一、NMOS反相器 二、NMOS门电路 三、CMOS逻辑门
电路 小结 思考题和习题第三章 组合逻辑电路 3-1 组合逻辑电路的概念和分析方法 一、基本概
念 二、分析方法 3-2 组合逻辑电路的设计 一、组合逻辑电路的设计步骤 二、组合逻辑电路
设计举例 3-3 编码器和译码器 一、编码器 二、译码器 3-4 数据分配器和数据选择器 一、
数据分配器 二、数据选择器 3-5 数字比较器 一、1位数字比较器 二、4位数字比较器 三、
比较器位数的扩展 3-6 加法器 一、半加器 二、全加器 三、多位加法器 3-7 组合逻辑电路
中的竞争冒险 一、产生竞争冒险的原因 二、消除竞争冒险的方法 小结 思考题和习题第四章
触发器 4-1 RS触发器 一、基本RS触发器 二、同步RS触发器 三、主从RS触发器 4-2 JK触发
器 一、主从JK触发器 二、边沿JK触发器 4-3 D触发器 4-4 CMOS触发器 一、主从D触发器
二、主从JK触发器 4-5 触发器状态变化时输入控制端的表达式 小结 思考题和习题第五章 时序
逻辑电路 5-1 寄存器 一、数码寄存器 二、移位寄存器 5-2 二进制计数器 一、异步二进制
计数器 二、同步二进制递增计数器 三、同步二进制可逆计数器 5-3 十进制计数器 一、同步
十进制递增计数器 二、同步十进制可逆计数器 三、异步十进制计数器 5-4 时序逻辑电路的分
析与设计 一、时序电路逻辑功能表示法 二、同步时序逻辑电路的分析 三、同步时序逻辑电路
的设计 四、异步时序逻辑电路的分析与设计 小结 思考题和习题第六章 大规模集成电路 6-1 随机
存取存储器(RAM)第七章 脉冲信号的产生与整形第八章 A/D与D/A转换器附录一 常用集
成TTL芯片引脚图附录二 数字集成电路应用实例附录三 时序逻辑电路控制卡诺图和状态矩阵设计法
主要参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>