第一图书网, tushu007.com

<<数字电路EDA技术入门>>

图书基本信息

书名：<<数字电路EDA技术入门>>

13位ISBN编号：9787563512072

10位ISBN编号：7563512071

出版时间：2006-1

出版时间：北京邮电大学出版社

作者：延明

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

本书是学习数字电路电子设计自动化（EDA）技术的入门工具书。
书中通过大量实例介绍了用VHDL和电路图输入法设计组合电路、时序电路、数字系统的基本方法和技巧。
书中提供的实例均在MAX+plus II或Quartus II软件平台上进行过编译、仿真，用可编程逻辑器件EPM7128S或FLEX10K进行过下载、实际测量验证；其中大部分实例都是进行数字电路设计时常用的电路，均可直接被调用，亦可作为进行二次电路开发设计的参考。
　本书可作为大学本科和专科院校通信、电子工程类专业的EDA实验教材，也可供从事EDA工作的技术人员作程序开发的参考书。
　本书附有光盘，内容包括学习VHDL的一些资料与工具，供读者参考、研习、应用。

书籍目录

第1章 用VHDL设计数字逻辑电路初步 1.1 VHDL程序的基本模型结构 1.2 描述多个电路的基本模型结构 1.3 VHDL的描述风格第2章 用VHDL设计组合逻辑电路 2.1 用VHDL设计组合逻辑电路的几种方法 2.2 基本门电路 2.3 组合逻辑电路第3章 用VHDL设计时序电路 3.1 用VHDL描述时钟信号的几种方法 3.2 用VHDL描述时序电路中复位信号的方法 3.3 触发器 3.4 用VHDL设计计数器 3.5 分频器 3.6 用VHDL描述几种常用的同步时序电路第4章 用电路图输入法设计数字电路 实例4-1 TFFE触发器 实例4-2 冒险电路 实例4-3 74169计数器的应用 实例4-4 与门阵列控制器 实例4-5 参数型宏功能与门 实例4-6 序列发生器第5章 资源调用与特色电路 5.1 资源调用 5.2 特色电路第6章 用VHDL设计数字系统 6.1 函数发生器 6.2 正弦波发生器 6.3 简易电子琴 6.4 带数字显示的电容测量仪 6.5 单次脉冲发生器及单次脉冲测试仪 6.6 LED写字板 6.7 LCD字符显示器 6.8 乒乓游戏机 6.9 自动售货机 6.10 三层电梯控制器参考文献

第一图书网, tushu007.com

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com