

<<数字电路逻辑与设计>>

图书基本信息

书名：<<数字电路逻辑与设计>>

13位ISBN编号：9787564007027

10位ISBN编号：7564007028

出版时间：2006-2

出版单位：北京理工大学

作者：许莉娅主编

页数：288

字数：383000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路逻辑与设计>>

内容概要

数字电路与逻辑设计是计算机专业和电子信息类专业的一门重要硬件基础课，其理论性和实践性很强，尤其强调工程应用。

本书以集成电路应用为重点，把握理论必须够用为度的原则，强化学生的动手操作能力。

本书共8章，内容包括逻辑函数的化简、集成门电路、集成电路触发器、组合逻辑电路、时序逻辑电路、数模和模数转换、存储器、课程设计与应用实例等。

本书可作为本科和高等职业院校、高等专科学校、成人高校等院校的相关专业教学用书，也可作为从事电子技术工作的技术人员及电子技术爱好者的参考书，还可作为计算机和电子等相关专业自学考试的参考书。

<<数字电路逻辑与设计>>

书籍目录

第1章 逻辑代数和逻辑函数的化简 1.1 逻辑变量及其基本运算 1.1.1 逻辑变量 1.1.2 基本逻辑运算 1.2 逻辑代数的基本定律和基本运算规则 1.2.1 逻辑代数的基本定律 1.2.2 逻辑函数的基本规则 1.3 逻辑函数的公式化简法 1.3.1 并项法 1.3.2 吸收法 1.3.3 消因子法 1.3.4 消项法 1.3.5 配项法 1.4 逻辑函数的卡诺图化简方法 1.4.1 最小项和最小项表达式 1.4.2 卡诺图及其化简 1.4.3 带约束条件的逻辑函数的化简 1.5 逻辑函数的表示方法及其关系 1.5.1 已知逻辑图求逻辑式 1.5.2 已知逻辑式求逻辑图 1.5.3 已知真值表求逻辑式 1.5.4 由逻辑式求真值表 1.5.5 已知卡诺图求逻辑式 1.5.6 已知逻辑式求卡诺图 1.6 多输出函数的化简方法 1.7 逻辑函数表达式的形式 1.7.1 最简与非—与非表达式 1.7.2 最简与—或—非表达式 1.7.3 最简或非—或非表达式 1.8 简单的逻辑电路设计 本章小结 习题第2章 集成门电路 2.1 概述 2.1.1 数字集成逻辑电路的分类 2.1.2 用来衡量门电路的性能指标 2.2 二极管、三极管和场效晶体管的开关特性 2.2.1 二极管的开关特性 2.2.2 三极管的开关特性 2.2.3 MOS管的开关特性 2.3 正逻辑和负逻辑的概念 2.4 由分立元件构成的基本逻辑门原理电路 2.4.1 与门电路 2.4.2 二极管或门电路 2.4.3 非门电路 2.4.4 与非门 2.4.5 或非门 2.4.6 与或非门 2.5 TTL集成门电路 2.5.1 TTL与非门 2.5.2 TTL集成门电路的产品及参数 2.5.3 关于集成和两个系列集成电路的比较.....第3章 集成触发器第4章 组合逻辑电路第5章 时序逻辑电路第6章 数/模(D/A)和模/(A/D)转换第7章 存储器第8章 课程设计与应用实例附录A 参考答案附录B 半导体集成电路命名方法附录C 常用数字集成电路一栏表附录D 数字电路与逻辑设计实验及指导

<<数字电路逻辑与设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>