

<<集成电路版图设计实训>>

图书基本信息

书名：<<集成电路版图设计实训>>

13位ISBN编号：9787564707644

10位ISBN编号：756470764X

出版时间：2011-3

出版时间：电子科技大学出版社

作者：刘睿强

页数：110

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<集成电路版图设计实训>>

内容概要

《高等职业教育规划教材：集成电路版图设计实训》以提高实际工程应用能力为目的，深入浅出地介绍了集成电路设计概论、Linux操作系统与EAD软件、IC版图设计主要流程的相关知识。全书共分六个情境，涵盖了集成电路版图设计的主要内容；附录介绍了设计中常用的版图设计规则和微电子专业英语词汇。

《高等职业教育规划教材：集成电路版图设计实训》注重理论与工程实践的结合，选材合理，书中提供一些实例可以帮助读者正确理解版图设计的基本概念和关键设计理念，文字叙述清楚，生动形象，简明易懂。

《高等职业教育规划教材：集成电路版图设计实训》适合作为高职高专微电子及电子信息类专业的教材，也可用作微电子行业中高级技术工的培训教材，对版图设计工程师、电路设计工程师等也有一定参考价值。

<<集成电路版图设计实训>>

书籍目录

情境1 N/PMOS晶体管版图设计1.1 项目创建1.1.1 项目目录创建1.1.2 软件环境设置1.1.3 建立设计单元1.2 电路图编辑1.3 版图编辑1.4 设计规则检查情境2 反相器、与非门、或非门版图设计2.1 项目创建2.1.1 软件环境设置2.1.2 启动Cadence2.1.3 建立设计单元2.2 电路图编辑2.3 版图编辑2.4 版图验证2.4.1 设计规则检查2.4.2 版图与电路一致性检查情境3 触发器版图设计3.1 项目创建3.1.1 项目目录创建3.1.2 启动Cadence3.1.3 建立设计单元3.2 电路图编辑3.3 版图编辑3.4 版图验证3.4.1 设计规则检查3.4.2 版图与电路一致性检查情境4 电压取样电路版图设计4.1 项目创建4.1.1 软件环境设置4.1.2 启动Cadence4.1.3 建立设计单元4.2 电路图编辑4.3 版图编辑4.4 版图验证4.4.1 设计规则检查4.4.2 版图与电路一致性检查情境5 比较器版图设计5.1 项目创建5.1.1 软件环境设置5.1.2 启动Cadence5.1.3 建立设计单元5.2 电路图编辑5.3 版图编辑5.4 版图验证5.4.1 设计规则检查5.4.2 版图与电路一致性检查情境6 DC-DC版图设计6.1 项目创建6.1.1 软件环境设置6.1.2 启动Cadence6.1.3 建立设计单元6.2 电路图编辑6.3 版图编辑6.4 版图验证附录1 版图设计规则附录2 微电子专业英语词汇参考文献

<<集成电路版图设计实训>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>