第一图书网, tushu007.com

<<数字设计>>

图书基本信息

书名：<<数字设计>>

13位ISBN编号：9787810134392

10位ISBN编号：7810134396

出版时间：1992-6

出版时间：北京理工大

作者：张著

页数：498

字数：415000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

第一图书网, tushu007.com

内容概要

本书能满足电子、通讯、自动控制与计算机等专业本科和大专教学要求。
全书分十章和若干附录。
包括逻辑代数基础、组合与时序电路分析和设计、集成逻辑门、触发器、时钟信号产生、A/D、D/A转换、系统设计和PLD的功能及应用，特别加强了MSI和LSI电路的应用以及用ASM图和RTX实现数字系统设计的方法。
每章后配有习题可供选用。
　本教材可报据需要作适当取舍，以满足不同层次的教学要求而不去其系统性。
文字通俗易懂、便于自学、还可供有关工程枝术人员参考。

书籍目录

第一章 数字技术概念以及数制和编码 1.1 引言 1.2 数制 1.3 数制间的转换 1.4 数的补码及运算 1.5 编码 第二章 逻辑代数基础 2.1 逻辑变量与逻辑函数 2.2 逻辑代数的运算规律 2.3 逻辑函数的两种标准形式 2.4 逻辑函数的代数化简法 2.5 逻辑函数的卡诺图化简法 2.6 非完全描述逻辑函数的代简 2.7 逻辑表达式的变换 2.8 逻辑函数的描述第三章 组合逻辑电路 3.1 概述 3.2 常用组合逻辑电路 3.3 组合电路逻辑分析 3.4 组合电路逻辑设计 3.5 竞争与冒险第四章 触发器 4.1 基本RS触发器 4.2 时钟控制的R触发器 4.3 JK触发器 4.4 维持阻塞式D触发器 4.5 T和T触发器 4.6 触发器的脉冲工作特性 4.7 CMOS触发器 4.8 触发器逻辑功能的转换第五章 时序逻辑电路第六章 数字系统设计第七章 集成逻辑门第八章 脉冲波形的产生及整形第九章 数字/模拟及模拟/数字转换第十章 可编程逻辑器件PLD习题附录1 引入变量卡诺图 附录2 BCD/七段译码器附录3 组塞反馈式异步计数器附录4 程序分频器附录5 随机存取存储器附录6 常用符号对照表参考书目

第一图书网, tushu007.com

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com