

<<数字电路与逻辑设计>>

图书基本信息

书名：<<数字电路与逻辑设计>>

13位ISBN编号：9787810246385

10位ISBN编号：7810246380

出版时间：2001-4

出版时间：国防科技大学出版社

作者：刁节涛

页数：346

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路与逻辑设计>>

内容概要

本书阐述了数字逻辑电路的基本理论，包括逻辑代数、逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、半导体存储器、D/A和A/D转换电路以及可编程逻辑器件的基本结构、开发应用及数字电路CAD技术的理论分析，实际应用和工程设计的基本方法。

该书的选材符合当前数字电路的发展现状和工程应用的需求，范围较广，内容较全，深度适中。

<<数字电路与逻辑设计>>

书籍目录

- 1、逻辑代数基础
- 2、逻辑门电路
- 3、组合逻辑电路
- 4、触发器
- 5、时序逻辑电路
- 6、半导体存储器
- 7、数模和模数转换电路
- 8、可编程逻辑器件 (PLD)
- 9、可编程逻辑器件的开发应用
- 10、数字电路CAD技术

<<数字电路与逻辑设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>