

<<在系统编程技术及其应用>>

图书基本信息

书名：<<在系统编程技术及其应用>>

13位ISBN编号：9787810504850

10位ISBN编号：7810504851

出版时间：1999.5

出版时间：东南大学出版社

作者：黄正瑾

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<在系统编程技术及其应用>>

内容概要

本书介绍现代数字电子系统设计中使用的在系统编程技术，全书共分三篇。

第一篇介绍PLD的工作原理、分类，着重介绍现场可编程CPLD的原理、特点、发展趋势，及其与现场可编程门阵列（FPGA）的比较和选用。

在ispLSI器件的开发与编程一章中除介绍ISP器件的设计流程外，还对逻辑电路的语言（ABEL）描述方法、Synario的源文件格式以及如何编写测试向量文件和调用宏器件作了介绍；在VHDL语言一章中介绍了VHDL语言的基本知识及其应用实例。

第二篇为在系统编程实习，主要介绍ISP Synario System开发工具的使用，分别提供了组合电路和时序电路设计实例和若干设计课题。

第三篇在介绍适合PLD的逻辑设计技巧的基础上重点介绍数字系统自顶向下的模块化设计方法，并提供了设计实例和课题。

附录则对Lattice系统库中宏器件的名称、格式和功能作了必要的说明。

本书是从事电子产品开发和生产的工程技术人员以及其他应用电子技术的科研人员学习、掌握在系统编程技术的必备参考书。

也可作为大专院校电子类专业开设有关选修课、实验课、数字系统课程设计等课程以及进行企业培训的合适教材。

<<在系统编程技术及其应用>>

书籍目录

0 绪论 0.1 数字系统的概念 0.2 现代数字系统的实现手段 0.3 现代数字系统的设计方法 0.4 现代数字系统的设计过程

第一篇 在系统编程技术 1 PLD概述 1.1 PLD的基本结构 1.2 PLD的分类 2 PAL和GAL的原理与使用 2.1 PAL的原理与使用 2.2 GAL的原理与特点 3 HDPLD的原理与使用 3.1 阵列型HDPLD 3.2 Lattice pLSI/isLSI1016简介 3.3 FPGA的原理与特点 3.4 FPGA与HDPLD的比较和选用 4 PLD的开发与在系统编程技术 4.1 PLD的开发过程 4.2 在系统编程技术 4.3 互连的在系统编程 4.4 在系统编程技术对数字系统的贡献 4.5 在系统编程的未来 5 isPSI的开发与编程 5.1 ispLIS的开发工具 5.2 ISP器件的设计流程 5.3 逻辑电路的语言描述 5.4 源文件的编写格式 5.5 测试向量及其序列的编排 5.6 宏器件及其调用 6 VHDL语言 6.1 引言 6.2 VHDL的基本结构 6.3 VHDL的数据类型和常用语句 6.4 常用电路的VHDL描述 6.5 VHDL设计举例

第二篇 在系统编程实习 7 实习的环境 7.1 必备环境 7.2 SE-1型数字系统实验板 8 isp Synario System的操作 8.1 设计开始 8.2 原理图输入方式 8.3 ABEL-HDL语言输入方式 8.4 ABEL-HDL语言与原理图混合输入方式 8.5 逻辑仿真(模拟) 8.6 引脚锁定、JED文件生成与下载编程 8.7 用IDCD软件下载编程 8.8 实验 9 组合电路与时序电路的设计实习 9.1 组合电路设计实例——GRAY/BIN变换电路 9.2 组合逻辑电路设计实习课程 9.3 时序逻辑电路设计实例——可变模计数器 9.4 时序逻辑电路设计实习课程

第三篇 现代数字系统设计 10 适合PLD的逻辑设计 10.1 门、触发器级设计 10.2 模块级设计 11 数字系统设计 11.1 确定初步方案 11.2 确定详细方案 11.3 具体电路设计 11.4 系统设计实例 12 数字系统设计实习 12.1 数字系统设计实习实例 12.2 数字系统设计课程附录A Lattice系统宏附录B 缩略语词汇表参考文献

<<在系统编程技术及其应用>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>