

<<数字逻辑电路>>

图书基本信息

书名：<<数字逻辑电路>>

13位ISBN编号：9787810509770

10位ISBN编号：7810509772

出版时间：2002-7

出版时间：东南大学出版社

作者：陈松

页数：201

字数：338000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑电路>>

内容概要

本书系统地介绍了数字逻辑电路的基本理论、数字逻辑电路的分析和设计方法、数字集成电路的功能和应用，以及可编程逻辑器件的构成原理和设计方法，并介绍了仿真软件在数字逻辑电路分析和设计中的应用。

每章末附有习题，书后附有实验及部分集成电路的资料。

本书可作为高等职业学校和中等职业学校电子技术、电子与信息技术、通信技术、自动控制和机电类专业基础课教材，也可供从事电子、信息技术有关人员参考。

<<数字逻辑电路>>

书籍目录

1 数字电路基础 1.1 模拟信号和数字信号 1.2 数制和码制 1.3 逻辑代数基础 1.4 本章小结 习题12 逻辑门电路 2.1 概述 2.2 分立元件门电路 2.3 TTL集成逻辑门电路 2.4 CMOS集成门电路 2.5 门电路使用注意事项 2.6 本章小结 习题23 组合逻辑电路 3.1 概述 3.2 组合逻辑电路的分析和设计 3.3 译码器 3.4 编码器 3.5 多路选择器和多路分配器 3.6 组合逻辑电路的竞争-冒险现象 习题34 组合逻辑电路的PLD实现 4.1 概述 4.2 只读存储器 4.3 可编程逻辑器件基础 4.4 可编程逻辑器件的设计 4.5 本章小结 习题45 触发器 5.1 概述 5.2 基本RS锁存器 5.3 钟控锁存器 5.4 主从触发器 5.5 边沿触发器 5.6 本章小结 习题56 时序电路 6.1 概述 6.2 同步时序电路分析 6.3 同步时序电路设计 6.4 计数器 6.5 寄存数 6.6 异步时序电路分析 6.7 本章小结 习题.....7 脉冲信号的产生和变换8 时序电路的PLD实现9 数模转换和模数转换电路10 实验附录A 部分集成电路详细资料附录B 部分集成电路管脚排布参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>