

<<数字电子技术基础>>

图书基本信息

书名：<<数字电子技术基础>>

13位ISBN编号：9787810574891

10位ISBN编号：7810574892

出版时间：2000-1

出版时间：西南交通大学出版社

作者：孙健 编

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术基础>>

内容概要

本书是根据1998年7月在北京召开的铁路高校关于“面向21世纪电工电子系课程教学改革”会议的精神编写的。

本书共分7章，内容包括：数制与逻辑代数的运算规则及简化方法；各种基本门电路；常用的组合逻辑电路；一般类型的触发器的逻辑功能；常用的时序逻辑电路的分析方法；常用脉冲波形的产生与整形方法；存储器和可编程逻辑器件及数字量与模拟量的变换等。

本书在编写过程中，力求突出以下几点：考虑到当前电子技术的飞速发展和日新月异的趋势，适当地加强了新技术的内容，以中规模集成电路为主；从教学方法上考虑，我们力求突出基本概念和基本原理；由于教学学时的限制，尽量用物理概念来阐明问题的实质，避免大量的公式推导；就全书而言，由浅入深、通俗易懂、便于自学，争取以少量的学时达到适当的深度和广度。

本书可作为非电类有关专业“电子技术基础”课数字电路部分的教材，亦可作为在“电路基础”和“应用电子技术基础”课之后的后续课教材，并可作为学习计算机硬件的辅助教材和选修教材。

<<数字电子技术基础>>

书籍目录

1 数字逻辑基础 1.1 数制和BCD编码 1.2 逻辑代数 1.3 逻辑函数的表示法 1.4 逻辑函数的化简 本章小结 习题2 逻辑门电路 2.1 概述 2.2 TTL集成逻辑门 2.3 MOS集成逻辑门 2.4 各种集成逻辑门的性能比较 本章小结 习题3 组合逻辑电路 3.1 组合逻辑电路的特点和任务 3.2 组合逻辑电路的分析和设计 3.3 常用组合逻辑电路 本章小结 习题4 触发器和时序逻辑电路 4.1 触发器 4.2 寄存器 4.3 计数器 本章小结 习题5 脉冲波形的产生与整形 5.1 多谐振荡器 5.2 555定时器的原理及应用 本章小结 习题6 存储器和可编程逻辑器件 6.1 只读存储器 (ROM) 6.2 可编程逻辑器件 (PLD) 概述 6.3 可编程逻辑阵列 (PLA) 6.4 可编程阵列逻辑 (PAL) 6.5 通用逻辑阵列 (GAL) 本章小结 习题7 数/模与模/数转换器 7.1 数/模转换器 7.2 模/数转换器 7.3 采样-保持电路 本章小结 习题附录部分习题参考答案参考文献

<<数字电子技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>