

<<数字电路实验与课程设计>>

图书基本信息

书名：<<数字电路实验与课程设计>>

13位ISBN编号：9787810732147

10位ISBN编号：7810732145

出版时间：2001-9-1

出版时间：哈尔滨工程大学出版社

作者：吕思忠,施齐云

页数：245

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路实验与课程设计>>

内容概要

本书内容包括ALTERA公司EDA设计软件使用及可编程器件介绍、实验调试技术、基本实验和大规模系统实验。

附录介绍了PLD可编程器件教学实验系统的使用及部分常用集成电路资料，可供实验课和课程设计参考。

本书是一门独立设课实验教材。

以设计性为主，是本书的突出特点。

全书内容循序渐进，实践性强。

实验方式采用了EDA先进设计，在PLD可编程器件教学实验系统上进行，可命名学生在校期间就能掌握一门先进技术，为毕业后适应高科技迅速发展的需要打下良好的基础。

本书可作为工科高等院校电子类、通信类等各专业实验教材，也可供教师及工程技术人员参考。

<<数字电路实验与课程设计>>

书籍目录

第1章 可编程逻辑器件(PLD) 1.1 概述 1.2 PLD的基本结构 1.3 MAX7000系列器件的结构 1.4 FLEX 10K系列器件的结构 第2章 EDA设计软件——MAX+PLUS 简介 2.1 概述 2.2 MAS+PLUS 的使用说明 第3章 硬件描述语言AHDL 3.1 概述 3.2 AHDL的基本元素 3.3 AHDL的基本设计结构 3.4 设计风格 3.5 AHDL的设计实例 第4章 数字电路实验基本知识 4.1 数字集成电路的分类及主要参数 4.2 实验方法概述 4.3 TTL集成电路与CMOS集成电路的使用规划 4.4 实验是路的故障检查和排险 4.5 数字电路的安装与测试技术 4.6 用PLD专用集成芯片实现数字系统时的安装与调试 第5章 基本实验 实验一 TTL与非门的参数测试 实验二 集成门电路的逻辑变换及应用 实验三 CMOS集成门电路的测试 实验四 TTL集电极开路门和三态门的逻辑功能测试及应用 实验五 组合逻辑电路设计与测试 实验六 集成触发器及应用 实验七 MSI计数器及应用 实验八 MSI移位寄存器及应用 实验九 译码器及应用 实验十 数据选择器及应用 实验十一 半加器、全加器及应用 实验十二 数模和模数转换 实验十三 555定时器及应用 实验十四 GAL器件在数字逻辑电路设计中的应用 实验十五 彩灯显示控制 第6章 课程设计 6.1 数字系统的设计方法简介 6.2 实验目的 6.3 实验要求 实验一 数字钟 实验二 数字频率计 实验三 智力竞赛抢答器 实验四 交通信号灯的自动控制 实验五 电子锁 实验六 自动售票机 实验七 自动电梯控制电路 实验八 乒乓游戏机 实验九 8×8点阵显示控制电路 实验十 八路彩灯显示电路 附录一 PLD可编程器件教学实验箱简介 附录二 双踪示波器 附录三 集成电器参考文献

<<数字电路实验与课程设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>