

<<数字电路与可编程技术实验教程>>

图书基本信息

书名：<<数字电路与可编程技术实验教程>>

13位ISBN编号：9787810739610

10位ISBN编号：7810739611

出版时间：2007-4

出版时间：哈尔滨工程大学出版社

作者：武俊鹏

页数：433

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路与可编程技术实验教程>>

内容概要

本书系统地介绍了数字电路与可编程技术的相关原理、设计方法和逻辑实现；概述了数字电路实验设计的一般原则、设计规范、注意事项等基本常识；具体介绍了基于TTL和CMOS集成电路芯片的组合逻辑电路、时序逻辑电路、计算机部件电路和基于GAL和ISP技术应用中小规模可编程器件的逻辑电路，以及基于FPGA技术应用大规模可编程器件的计算机部件电路、模型机电路的设计方法和相关实验；给出了18例数字电路应用课题实验，并给出了基于TTL和CMOS集成电路芯片的参考设计方案。

本书可作为高等院校计算机及相关专业硬件系列实验课程的教材，也可供从事计算机及相关专业的工程技术人员参考。

<<数字电路与可编程技术实验教程>>

书籍目录

第1章 绪论 1.1 引论 1.2 实验要素 1.3 实验过程第2章 组合逻辑电路实验 2.1 组合逻辑电路设计方法 2.2 数字电子技术基础实验 2.3 典型组合电路 2.4 可靠性编码电路实验 2.5 编、译码及代码转换电路实验第3章 时序逻辑电路实验 3.1 时序逻辑电路设计方法 3.2 触发器及其功能测试实验 3.3 寄存器及其应用 3.4 计数器 3.5 脉冲信号电路第4章 计算机部件电路实验 4.1 运算器电路 4.2 半导体存储器电路 4.3 总线传输电路 4.4 原码1位乘法器电路 4.5 时序与启停实验第5章 中小规模可编程设计实验 5.1 GAL原理 5.2 TPC-多用编程器 5.3 GAL实现的基本逻辑器件 5.4 GAL组合逻辑设计 5.5 GAL时序逻辑设计 5.6 GAL应用电路设计 5.7 Synario软件的安装和ISP器件下载 5.8 ISP可编程器件综合实验第6章 大规模可编程设计实验初步 6.1 FPGA / CPLDEDA设计入门 6.2 Quartus 简介 6.3 VHDL入门 6.4 QuartusII的HDL输入设计 6.5 QuartusII的原理图输入设计 6.6 实验设计第7章 数字电路应用课题设计实验 7.1 十翻二运算电路设计 7.2 数字电子钟逻辑电路设计 7.3 交通灯控制逻辑电路设计 7.4 转速测量及显示逻辑电路设计 7.5 数字频率计逻辑电路设计 7.6 智力竞赛抢答器逻辑电路设计 7.7 复印机逻辑控制电路设计 7.8 定时控制器逻辑电路设计 7.9 按键电话显示逻辑电路设计 7.10 乒乓游戏机逻辑电路设计 7.11 足球比赛游戏机逻辑电路设计 7.12 家用电风扇控制逻辑电路设计 7.13 用GAL实现步进电机脉冲分配器的电路设计 7.14 多种波形发生器电路设计 7.15 鉴向倍频逻辑电路设计 7.16 脉冲调相器控制电路设计 7.17 出租车计价器控制电路设计 7.18 一位机最小系统逻辑电路设计附录 集成逻辑门电路新、旧图形符号对照 集成触发器新、旧图形符号对照 部分集成电路引脚参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>