第一图书网, tushu007.com

<<ARM嵌入式系统软件开发实例>>

图书基本信息

书名：<<ARM嵌入式系统软件开发实例>>

13位ISBN编号：9787810778794

10位ISBN编号：781077879X

出版时间：2006-6

出版时间：北京航空航天大学出版社

作者：周立功

页数：581

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

前言

《ARM嵌入式系统软件开发实例2》介绍的几个软件包模块都是用于嵌入式系统之间、嵌入式系统与其他系统之间、嵌入式系统与人之间的互相沟通和数据交换。
鉴于ARM核在嵌入式系统中的地位，这些模块首选在PHILIPS公司的通用ARM7微控制器LPC2200系列上调试通过，并可以很容易移植到基于其他处理器核的嵌入式系统上。
.《ARM嵌入式系统软件开发实例2》各个章节的内容均由各个嵌入式软件模块的编写者完成，详细地介绍了相应嵌入式软件模块的实现思想和方法。
各个章节内容安排如下：第1章——ZLG／Host Stack主机栈设计思想。
首先蔺单介绍USB体系的工作模式，然后详细介绍ISPll60A1芯片的特性及其应用，最后详细讲述ZLG／Host Stack主机协议栈的设计思想。
随着大..

内容概要

《ARM嵌入式系统软件开发实例2》继承《ARM嵌入式系统软件开发实例(一)》的风格，详细介绍当前几大热点嵌入式系统软件模块的原理与实现。
包括ZLG／HostStack主机协议栈、SD／MMC大容量卡读／写软件包ZLG／SD、Modbus RTU／ASCII协议、ZLG／FFS软件包等。

作者简介

周立功，男，1964年3月出生，毕业于东华大学自动化及计算机系，高级工程师，中国单片机学会理事，中国海洋大学讲座教授，硕士生导师，主要研究方向为嵌入式系统与现场总线，目前正在从事80C51、ARM与Nios II等软核SoC的研究与开发。

书籍目录

第1章 ZLG／Host Stack主机栈设计思想1.1 USB主机概述1.1.1什么是USB1.1.2 USB系统构成1.1.3 USB主机是怎样工作的1.1.4 USB分组标识1.1.5 USB标准设备请求1.1.6 USB设备描述符1.1.7 USB设备枚举的数据传输过程1.2 ISPll60／ISPll61A1 USB主机控制器概述1.3 结构图及引脚描述1.3.1 ISPll60内部结构图1.3.2 引脚分配及描述1.4 功能描述1.5 微处理器总线接口1.5.1 可编程I／O(PIO)寻址模式1.5.2 DMA模式1.5.3 PIO模式下访问控制寄存器1.5.4 PIO模式下访问FIFO缓冲区RAM1.5.5 DMA模式下访问FIFO缓冲区RAM1.5.6 中 断1.6 主机控制器(HC)1.6.1 HC的四种USB状态1.6.2 USB通路的产生1.6.3 PTD数据结构1.6.4 HC内部FIFO缓冲区RAM结构1.6.5 HC操作模式1.6.6 微处理器的装载1.6.7 下行口的内部下拉电阻1.6.8 过流检测及电源开关控制1.6.9 挂起与唤醒1.7 HC寄存器1.7.1 HcRevision寄存器1.7.2 HeControl寄存器1.7.3 HcCommandStatus寄存器1.7.4 HcInterruptStatus寄存器1.7.5 HcInterruptEnalbe寄存器1.7.6 HcInterruptDisalbe寄存器1.7.7 HcFmInterval寄存器1.7.8 HcFmRemaining寄存器1.7.9 HcFmNumber寄存器1.7.10 HcLSThreshold寄存器1.7.11 HcRhDescriptorA寄存器1.7.12 HcRhDescriptorB寄存器1.7.13 HcRhStatus寄存器……第2章 大容量设备类驱动设计实例第3章 ZLG/SD软件包原理分析第4章 ZLG/Modbus协议栈设计思想第5章 ZLG/BOOT原理及应用第6章 K9F2808UOC驱动程序第7章 ZLG/FFS原理及应用参考文献

编辑推荐

《ARM嵌入式系统软件开发实例2》可作为《ARM嵌入式系统基础教程》的配套参考用书，也可作为嵌入式系统开发工程师的参考资料。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com