

<<计算机硬件技术基础>>

图书基本信息

书名：<<计算机硬件技术基础>>

13位ISBN编号：9787810823401

10位ISBN编号：781082340X

出版时间：2004-8

出版时间：北方交通大学出版社

作者：徐勇 编

页数：316

字数：494000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<计算机硬件技术基础>>

### 内容概要

本书是为计算机专业本科生必修课程“微机硬件技术”编写的教材。

全书共分为9章，前面两章介绍微型机的基础知识、微处理器的内部结构、微型机的结构和特性；第3、第4章介绍了80X86寻址方式、指令系统、宏汇编语言的结构和汇编语言程序设计方法；第5章介绍总线的基本概念和微机系统中常见的总线标准；第6章介绍存储器芯片和主存储器的组织；第7章介绍中断技术的基本概念、8259A可编程中断控制器的工作原理；第8章介绍微机系统中的接口技术及一些常用的接口芯片；第9章介绍DMA的概念及8086微型机中的DMA系统。

本书从内容选取、概念引入、文字叙述等各方面，都力求遵循面向实际应用、重视实践、便于自学的原则，每章后均留有适量的习题。

内容的选取和安排既根据实际需林，又符合教学规律。

本书可作为计算机类、电子类、自动化类等有关专业的教材或教学参考书，也可供有关专业的工程技术人员参考。

## <<计算机硬件技术基础>>

### 书籍目录

第1章 计算机基础知识 1.1 计算机发展概述 1.2 计算机系统的组成 1.3 计算机的分类与主要性能指标  
1.4 计算机中的数据表示 习题第2章 微型计算机系统 2.1 微机系统概述 2.2 总线结构的微型计算机 2.3  
8086/8088微处理机的结构 2.4 典型微机系统介绍 习题第3章 8086 CPU的指令系统 3.1 指令的概念 3.2  
8086 CPU的寻址方式 3.3 8086 CPU的指令系统 习题第4章 汇编程序设计 4.1 汇编语言程序的基本概念  
4.2 宏汇编基本语法 4.3 汇编语言程序的基本格式 4.4 汇编程序的调试 4.5 BIOS和DOS中断功能调用 4.6  
汇编语言程序设计的基本方法 4.7 几种典型问题的汇编程序设计 习题第5章 系统总线 5.1 总线的概念  
5.2 总线的控制与通信 5.3 8086 CPU的总线周期与引脚功能 5.4 IBM PC/XT中总线的形成 5.5 微机系统  
中常见的总线标准 习题第6章 主存储器系统 6.1 计算机存储系统概述 6.2 半导体存储器芯片 6.3 主存  
储器的组织 习题第7章 中断技术 7.1 概述 7.2 8086微型计算机中的中断系统 7.3 8259A可编程中断控制  
器 7.4 8086微型计算机中的中断系统 习题第8章 接口技术 8.1 微机接口技术概述 8.2 可编程定时/计数  
器8253-5 8.3 可编程并行接口8255A-5 8.4 可编程串行接口INS8250 习题第9章 DMA传输 9.1 DMA的概  
念 9.2 DMA控制器8237A 9.3 8086/8088微型计算机中的DMA系统 习题参考文献

<<计算机硬件技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>