

<<数字逻辑>>

图书基本信息

书名：<<数字逻辑>>

13位ISBN编号：9787810890830

10位ISBN编号：7810890832

出版时间：2003-2

出版时间：东南大学出版社

作者：郭永贞

页数：292

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字逻辑>>

### 内容概要

《数字逻辑》系统地介绍数字逻辑电路的基本理论和方法。在取材上，对传统数字逻辑内容中有应用价值的部分阐述清楚、透彻；同时又引入了现代新型逻辑器件、新技术及新的分析与设计方法，如ispPLD器件、ASM流程图及VHDL等。

《数字逻辑》特别注重理论联系实际，有大量分析、设计及应用举例，有利于学以致用。

《数字逻辑》适用于高等学校计算机及应用、计算机软件、电子信息、自动控制类专业和其他相近专业本科生，也可供有关工程技术人员参考。

## &lt;&lt;数字逻辑&gt;&gt;

## 书籍目录

1 引论1.1 数字电路与数字系统1.2 计算机简介习题12 数字电路基础2.1 数制和码2.1.1 常用数制2.1.2 数制转换2.1.3 二进制数的算术运算2.1.4 定点制和浮点制2.1.5 常用BCD码与ASCH码2.2 逻辑代数基础2.2.1 逻辑变量和基本逻辑运算2.2.2 逻辑代数的基本规则和定理2.2.3 逻辑函数的表示方法及转换2.2.4 逻辑函数的化简习题23 逻辑门电路3.1 分立元件逻辑门电路3.1.1 二极管“与门”电路3.1.2 二极管“或门”电路3.1.3 “非门”电路(反相器)3.2 TTL集成电路门3.2.1 TTL与非门3.2.2 集电极开路门(OC门)3.2.3 三态门(TS门)3.2.4 TTL集成电路系列简介3.3 CMOS门电路,3.3.1 CMOS反相器3.3.2 CMOS传输门3.3.3 CMOS集成系列简介3.4 集成门电路中使用中应注意的几个问题3.4.1 TTL逻辑电路的使用:3.4.2 CMOS电路的操作保护措施3.4.3 CMOS与TTL电路接口习题34 组合逻辑电路4.1 概述4.2 组合逻辑电路的分析和设计方法4.2.1 组合逻辑电路的分析方法4.2.2 组合逻辑电路的设计方法4.3 常用组合逻辑电路模块4.3.1 加法器4.3.2 数据选择器4.3.3 数值比较器4.3.4 编码器4.3.5 译码器4.4 组合逻辑电路中的险象竞争4.4.1 产生险象的原因4.4.2 险象竞争的判断4.4.3 险象竞争的消除方法习题45 时序逻辑电路5.1 概述5.2 触发器5.2.1 基本RS触发器5.2.2 触发器的逻辑功能分类及逻辑转换5.2.3 触发器的触发方式5.2.4 触发器中其余端的处理5.2.5 触发器的脉冲工作特性及主要参数5.3 时序逻辑电路的分析方法5.4 计数器5.4.1 同步计数器5.4.2 异步计数器5.4.8 行波计数器5.4.4 集成计数器及应用5.5 寄存器5.5.1 数据寄存器5.5.2 移位寄存器5.6 脉冲分配器5.6.1 计数器和译码器组成的脉冲分配器5.6.2 环形计数器作脉冲分配器5.7 同步时序逻辑电路的设计习题56 半导体存储器与可编程逻辑器件7 脉冲波形的产生与变换8 D/A和A/D转换器9 数字系统设计附录 半导体器件的开关特性参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>