

<<单片机原理及应用>>

图书基本信息

书名：<<单片机原理及应用>>

13位ISBN编号：9787811069006

10位ISBN编号：7811069008

出版时间：2008-8

出版时间：郑州大学出版社

作者：杜志强，魏秉国 主编

页数：255

字数：393000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<单片机原理及应用>>

内容概要

本书详细介绍了MCS-51系列单片机的硬件结构、工作原理、指令系统和汇编程序设计、单片机内部的主要资源定时器 / 计数器和中断系统、串行通信接口以及外部系统扩展，并从应用角度对MCS-51单片机系统设计中的接口技术、系统的开发与调试、系统的可靠性和抗干扰技术作了详细的介绍。

本书可作为高职高专院校机电一体化、数控技术、应用电子技术、通信技术、汽车电子、自动化仪表等专业单片机原理及应用课程的教材或教学参考书，也可供从事单片机技术开发、应用的工程技术人员参考。

<<单片机原理及应用>>

书籍目录

第1章 单片机概述 1.1 什么是单片机 1.2 单片机的历史和发展趋势 1.3 常用的8位单片机生产厂家和产品 1.4 单片机的特点及应用 1.5 MCS-51系列单片机简介 1.6 单片机相关基础知识第2章 MCS-51单片机的结构和原理 2.1 MCS-51单片机的硬件结构 2.2 MCS-51单片机的引脚及功能描述 2.3 MCS-51单片机的CPU 2.4 MCS-51单片机的存储器结构 2.5 MCS-51单片机的并行：I/O端口 2.6 MCS-51单片机的时钟电路与时序 2.7 MCS-51单片机的工作方式 2.8 MCS-51单片机的最小应用系统第3章 MCS-51单片机的指令系统 3.1 指令系统概述 3.2 指令格式 3.3 指令系统的寻址方式 3.4 MCS-51指令系统分类介绍第4章 MCS-51单片机的汇编语言程序设计基础 4.1 汇编语言程序设计概述 4.2 汇编语言源程序的汇编 4.3 汇编语言程序设计实例第5章 MCS-51单片机中断系统和定时器 / 计数器 5.1 MCS-51单片机的中断系统 5.2 MCS-51单片机的定时器 / 计数器第6章 MCS-51单片机的串行通信及其接口 6.1 串行通信概述 6.2 单片机串行通信接口 6.3 串行接口通信实例第7章 MCS-51单片机的系统扩展 7.1 MCS-51单片机并行扩展总线 7.2 MCS-51单片机存储器的扩展 7.3 MCS-51单片机I/O口扩展第8章 MCS-51单片机的接口技术 8.1 D/A转换接口技术 8.2 A/D转换接口技术 8.3 键盘接口技术 8.4 显示器接口技术 8.5 打印机与单片机接口技术 8.6 单片机与BCD码拨盘的接口设计 8.7 单片机的功率接口设计 8.8 MCS-51与V/F转换器的接口第9章 单片机应用系统设计 9.1 系统设计内容 9.2 系统开发过程 9.3 系统设计方法 9.4 系统调试第10章 应用系统中的可靠性和抗干扰技术 10.1 干扰的形成 10.2 硬件抗干扰技术 10.3 软件抗干扰技术 10.4 软硬件结合的“看门狗”技术附录参考文献

<<单片机原理及应用>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>