

图书基本信息

书名：<<应用型人才培养系列教材·理工类>>

13位ISBN编号：9787811149906

10位ISBN编号：7811149907

出版时间：2009-1

出版时间：电子科技大学出版社

作者：杨鲁平 编

页数：234

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

内容概要

《应用型人才培养系列教材（理工类）：数字电子技术基础》是根据教学大纲，针对高等院校三级本科电子类工科专业，由具有丰富课堂教学、实验教学和科研经验的教师编写的专业基础课教材。全书共分八章，主要介绍了数字逻辑基础、集成门电路集成、组合逻辑电路、触发器、时序逻辑电路、脉冲产生电路、半导体存储器、数/模和模/数电路等。

本书力求在叙述上通俗易懂，在内容上由浅入深，并通过分析与设计方法的灵活多样，使学生比较容易接受和掌握。

本书可作为高校工科或理科三级本科生、高职高专学生以及自学考试、夜大、函大学生的基础课程教材，也可供相关工程技术人员学习参考。

书籍目录

第一章 数字逻辑基础1.1 绪论1.2 数制与码制1.2.1 数制 (Number System) 1.2.2 数制间转换1.2.3 码制1.3 逻辑代数1.3.1 逻辑代数的基本运算1.3.2 逻辑代数的基本公式与常用公式1.3.3 逻辑代数的运算规则1.4 逻辑函数表示方法及化简1.4.1 逻辑函数表示方法1.4.2 逻辑函数化简本章小结习题第二章 逻辑门电路2.1 概述2.2 二极管开关特性2.3 三极管的开关特性2.4 基本门电路2.4.1 二极管与门电路2.4.2 三极管非门2.5 TTL门电路2.5.1 TTL反相器2.5.2 其他类型的TTL门电路2.6 MOS门电路2.6.1 CMOS逻辑门电路2.6.2 NMOS逻辑门电路2.7 TTL电路与CMOS电路的接口2.7.1 TTL电路驱动CMOS电路2.7.2 CMOS电路驱动TTL电路本章小结习题第三章 组合逻辑电路3.1 组合逻辑电路的分析和设计方法3.1.1 组合逻辑电路的分析方法3.1.2 组合逻辑电路的分析方法3.2 编码器和译码器3.2.1 编码器3.2.2 译码器3.3 数据选择器3.3.1 4选1数据选择器3.3.2 8选1数据选择器3.3.3 数据选择器的应用3.4 显示器3.4.1 七段数码显示器3.4.2 七段显示译码器3.5 数值比较器3.5.1 1位数值比较器3.5.2 多位数值比较器3.6 算术运算电路3.6.1 半加器3.6.2 全加器3.6.3 多位数加法器3.7 组合逻辑电路中的竞争冒险3.7.1 产生竞争冒险的原因3.7.2 冒险现象的判断3.7.3 消除冒险现象的方法本章小结习题第四章 触发器4.1 基本RS触发器4.1.1 概述4.1.2 由与非门组成的基本RS触发器4.1.3 由或非门组成的基本RS触发器4.2 同步RS触发器4.3 RS主从触发器4.4 JK主从触发器和JK边沿触发器4.4.1 JK主从触发器4.4.2 JK边沿触发器4.5 D触发器.....第五章 时序逻辑电路第六章 脉冲波形的产生与整形第七章 半导体存储器第八章 D/A和A/D转换

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>